

パワー・マネジメント PF7100

FPGA の電力最適化と電源シーケンス簡素化を実現

ASIL B 機能安全対応
高品質・堅牢な
電源チップを提供

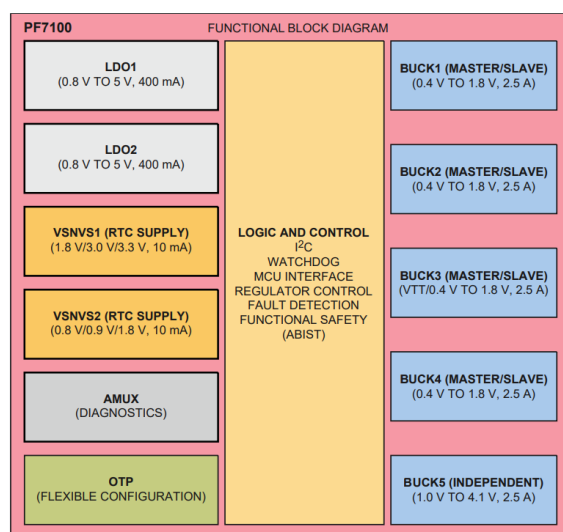
Intel FPGA と DDR3/4
の電源シーケンス
を管理可能

Cyclone® V SoC
電源要求仕様
を弊社にて検証済み

PF7100概要

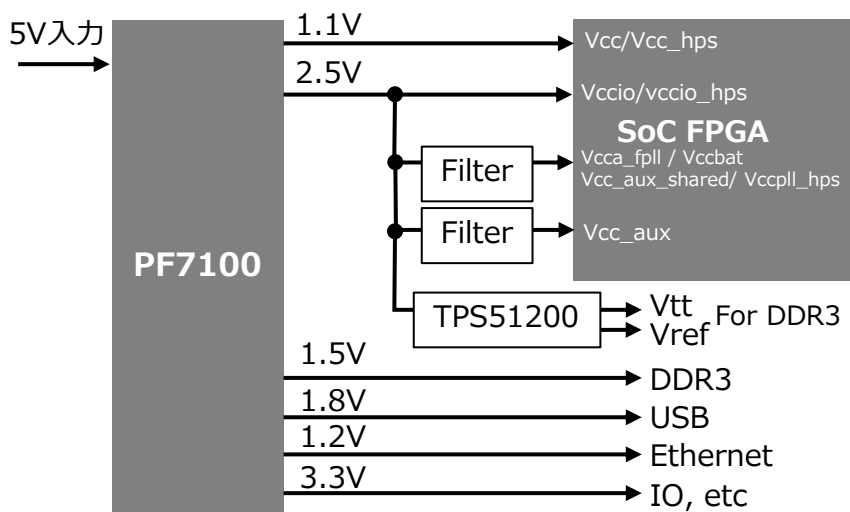
- 入力電圧範囲：2.7V～5.5V
- 出力電圧系統：
 - 降圧レギュレータ4つ：0.4V～1.8V @2.5A
 - 降圧レギュレータ1つ：1.0V～4.1V @2.5A
 - LDO 2つ：0.8V～5.0V @400mA
 - LDO2つ：0.8～3.3V @10mA
- 48ピン7 x 7mm QFNパッケージ
- 柔軟な電源シーケンス構成のためのワンタイムプログラム(OTP)メモリ
- 自動車用および産業用グレードが利用可能
- ASIL B の安全レベルに適合する監視回路
- DDR メモリの VTT 終端モード
- PGOOD 監視回路
- 外部クロック同期
- 周波数スペクトラム拡散

PF7100 | NXP Semiconductors



888-034298

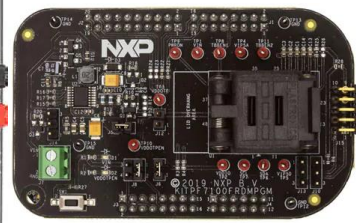
Cyclone V® SoC 電源検証



開発キットでお試し



PF7100 Evaluation Board
で性能評価



PF7100 OTP
Programming Board
でソケット書き込み可能

お問い合わせフォームはこちら

<https://www.macnica.co.jp/business/semiconductor/support/contact/>

株式会社マクニカ

〒222-8561 横浜市港北区新横浜1-6-3 マクニカ第1ビル
TEL: 045-470-9870 FAX: 045-470-9867

記載の会社名、商品名、製品名、ブランド名は、各社の登録商標、商標、サービスマークです。
記載されている内容は予告無く変更される場合があります。



macnica

発行日：2023年9月