

DSP Builder ガイド

DSP Builder アドバンスド・ブロックセットの デザイン例一覧

Ver.16

DSP Builder ガイド

DSP Builder アドバンスド・ブロックセットのデザイン例一覧

目次

1. はじめに	4
2. 用語の説明	5
3. デザイン例の一覧	9
3-1. ALU フォールディング関連 — ALUFolding	9
3-2. BaseBlocks ライブラリ関連 — BaseBlocks	9
3-3. ExternalMemories ライブラリ関連 — ExternalMemories	10
3-4. 「高速フーリエ変換」関連 — FFT	10
3-5. デジタル・フィルタ関連 — Filters	16
3-6. 浮動小数点関連 — FloatingPoint	19
3-7. フロー制御関連 — FlowControl	23
3-8. ModelBus ライブラリ関連 — ModelBus	25
3-9. ModelPrim(プリミティブ)ライブラリ関連 — ModelPrim	26
3-10. ワイヤレス向けプラットフォーム(デジタル・アップ/ ダウン・コンバーダ)関連 — Platforms	33
3-11. 各種アプリケーション向けリファレンス・デザイン — ReferenceDesigns	34
3-11-1. レーダー関連(ミリタリ) — Beamforming	34
3-11-2. 行列演算関連 コレスキー分解(ミリタリ) — CholeskySolver	34
3-11-3. レート変換関連 DDC/DUC (ワイヤレス) — 4-Carrier, 4-Antenna DUC and DDC for LTE	35
3-11-4. レート変換関連 ダイレクト RF(ワイヤレス) — DirectRF	35
3-11-5. レート変換関連 ダイナミック・デシメーション FIR(ワイヤレス) — DynDeciFIR	36
3-11-6. フィルタ関連(ミリタリ) — Farrow(ファロー構造のフィルタ)	36
3-11-7. デジタル無線関連 クレストファクタ低減(ワイヤレス) — FoldingCFR	36
3-11-8. LTE 関連(ワイヤレス) — LTE_TRANSMITTER	37
3-11-9. モーター制御関連 ベクトル制御(モーター制御) — MotorControl	37
3-11-10. 行列演算関連 QR 分解①(ミリタリ) — MultiChannelQRD	38
3-11-11. 行列演算関連 QR 分解②(ミリタリ) — QRD	38
3-11-12. フィルタ関連(レート変換)① — ReconfigDecim	38

DSP Builder ガイド

DSP Builder アドバンスド・ブロックセットのデザイン例一覧

3-11-13. STAP(時空間信号処理)レーダー関連(ミリタリ) — STAP_RADAR.....	39
3-11-13-1. QR 分解 前進/ 後退代入 — forward_and_backward_subst.....	39
3-11-13-2. STAP レーダー向け QR 分解 — qrd192x204	39
3-11.13.2.1. 並列処理 — parallel.....	39
3-11.13.2.2. 時間共有 — timeshared	39
3-11-13-3. STAP レーダー向けステアリング角生成 — steering_generation	40
3-11-14. 送受信関連 送信チャンネルの受信(ワイヤレス) — tx_rx_demo.....	40
3-11-15. フィルタ関連(レート変換)② — VarDecim	40
3-11-16. WCDMA 向け IF モデム関連(ワイヤレス) — WCDMA_IF_MODEM.....	41
3-11-16-1. デジタル・ダウン・コンバータ関連 — ddc	41
3-11.16.1.1. 複数キャリア — multichannel.....	41
3-11.16.1.2. 単一キャリア — picocell.....	41
3-11-16-2. デジタル・アップ・コンバータ① — duc	41
3-11.16.2.1. 複数キャリア — multichannel.....	41
3-11.16.2.2. 単一キャリア — picocell.....	42
3-11-16-3. デジタル・アップ・コンバータ② — duc80x40R.....	42
3-11-16-4. デジタル・アップ・コンバータ③ — duc96x32R.....	42
3-11-16-5. デジタル・アップ・コンバータ④ — duc96x48R.....	43
3-11-17. WIMAX 向け IF モデム関連(ワイヤレス) — WIMAX_IF_MODEM.....	43
3-11-17-1. デジタル・ダウン・コンバータ① — ddc_1rx.....	43
3-11-17-2. デジタル・ダウン・コンバータ② — ddc_2rx.....	43
3-11-17-3. デジタル・アップ・コンバータ① — duc_1tx.....	44
3-11-17-4. デジタル・アップ・コンバータ② — duc_2tx.....	44
3-12. DSP Builder アドバンスド・ブロックセット向け各種テンプレート — Templates.....	44
3-13. WaveformSynthesis(波形生成)ライブラリ関連 — WaveformSynthesis	46
改版履歴	49

1. はじめに

この「DSP Builder ガイド」シリーズは、DSP Builder for インテル[®] FPGA を使用するユーザ向けの資料です。DSP Builder は、Mathworks[®] 社の MATLAB/Simulink ツールとインテル[®] Quartus[®] Prime 開発ソフトウェアをインタフェースするデジタル信号処理(DSP)システム開発ツールです。

この資料は、DSP Builder アドバンスド・ブロックセットで無償提供されているサンプルのデザイン例をまとめたものです。ユーザは、デザイン作成の出発点として、有効活用できます。

なお、以下のインストール・ディレクトリの index.html でもデザイン例や Getting Started の解説にリンクするインデックスが用意されております。また、design-examples.html でもデザイン例や、とりわけアプリケーション・スペシフィックなリファレンス・デザインの解説にリンクするインデックスが用意されております。

<Quartus[®] Prime インストール・ディレクトリ>/dspba/Docs/Help/

2. 用語の説明

この資料では、DSP Builder アドバンスド・ブロックセット v16.0 で用意されているデザイン例の概略を記載しています。詳細は、インテル® FPGA のユーザ・ガイドや DSP Builder アドバンスド・ブロックセットをインストールした PC にて閲覧可能なヘルプで確認できます。

各デザイン例は、MATLAB/Simulink モデル・ベースのデザインとして .mdl ファイルで用意されており、Quartus® Prime のインストール・ディレクトリに格納されています。

この資料では、DSP Builder アドバンスド・ブロックセットに関連した専門用語を幾つか使用しているため、最低限必要な用語を以下に解説しています。

・ ライブラリ

Simulink ライブラリ ブラウザー画面の左欄に見える、DSP Builder Advanced Blockset ディレクトリをハイライトすると、右欄にライブラリのリストが表示されます。以降、図 1 で掲載したライブラリの中から、この資料を理解する上で必要なライブラリに限定して、その概要を各々個別に説明します。

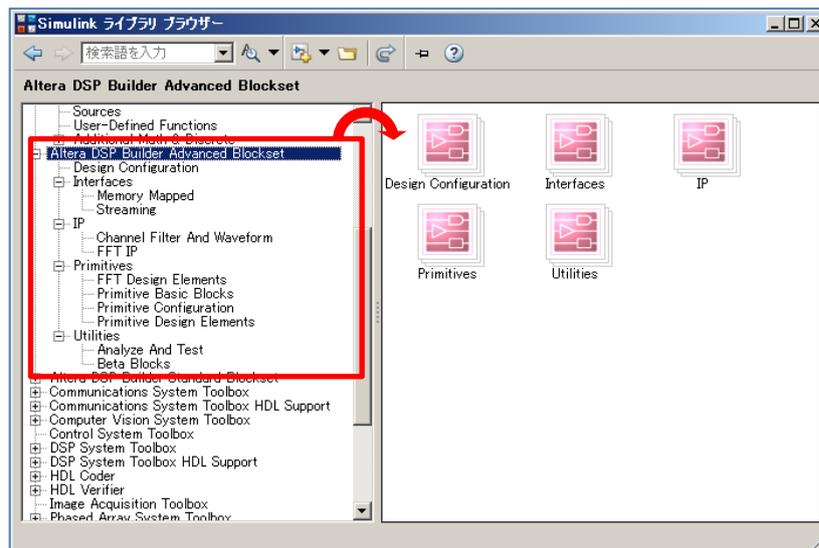


図 1. ライブラリー一覧

- Design Configuration (旧 Base Blocks)ライブラリ

前述のライブラリー一覧で表示されているライブラリのグループとして、主にインテル® FPGA や関連ツールとの連携を目的に、5 種類のライブラリが用意されています。

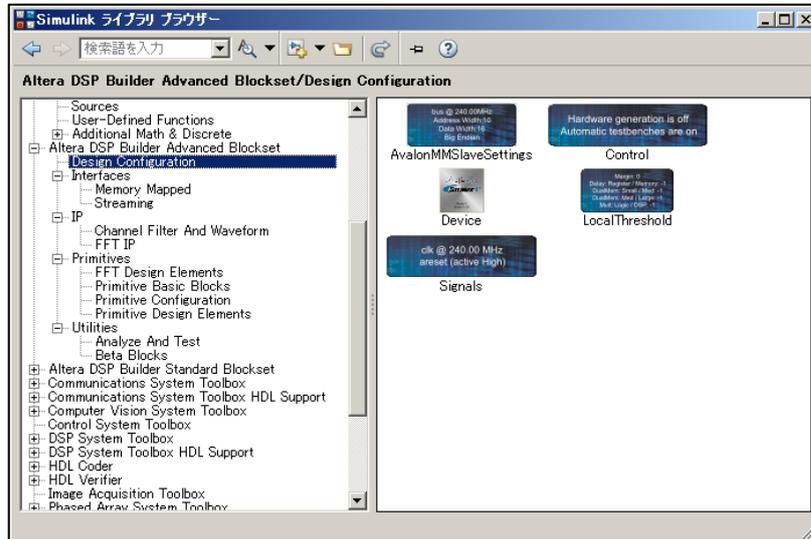


図 2. Design Configuration ライブラリ

- Memory Mapped (旧 ModelBus)ライブラリ

前述のライブラリー一覧で表示されているライブラリのグループとして、主にメモリやレジスタへのアクセスに必要なバス・インタフェースに関連する動作モデルとして、10 種類のライブラリが用意されています。

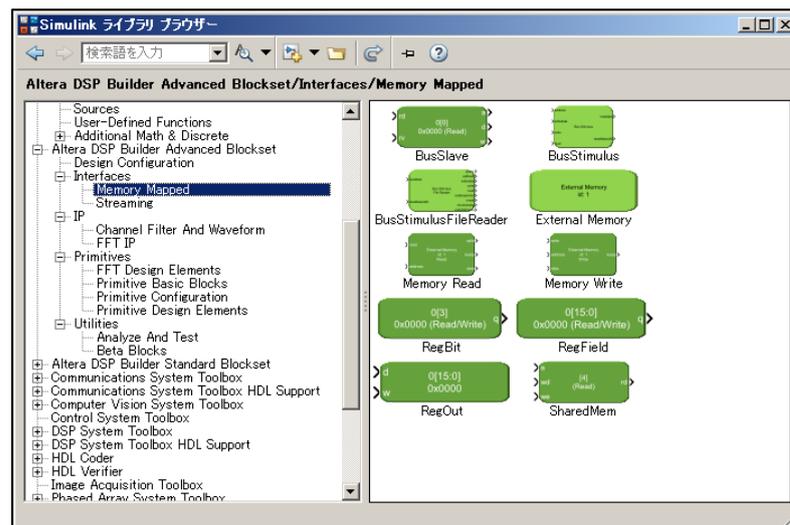


図 3. Memory Mapped ライブラリ

- Channel Filter And Waveform (旧 Filters/ Waveform Synthesis/ ModelIP)ライブラリ

前述のライブラリー一覧で表示されているライブラリのグループとして、主に FIR フィルタや正弦波などの信号発生用途に関連する様々なライブラリが用意されています。

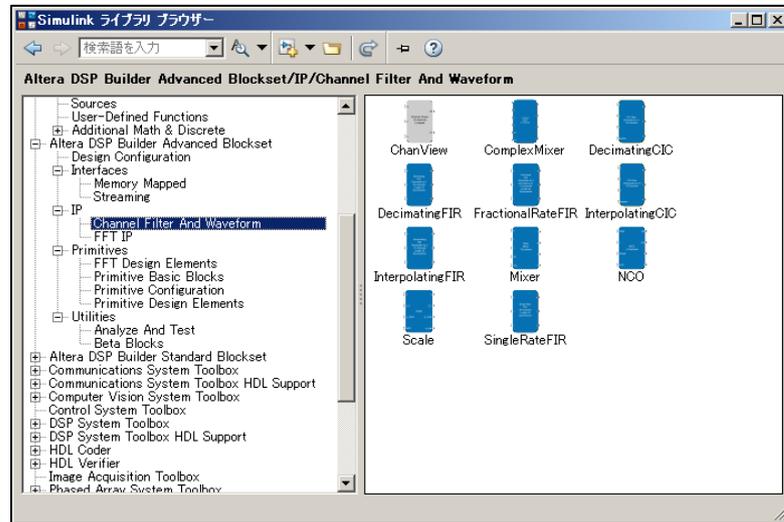


図 4. Channel Filter And Waveform ライブラリ

- FFT IP ライブラリ

前述のライブラリー一覧で表示されているライブラリのグループとして、高速フーリエ変換 (FFT) の MegaCore® IP コアにも適用されている機能がライブラリとして用意されています。

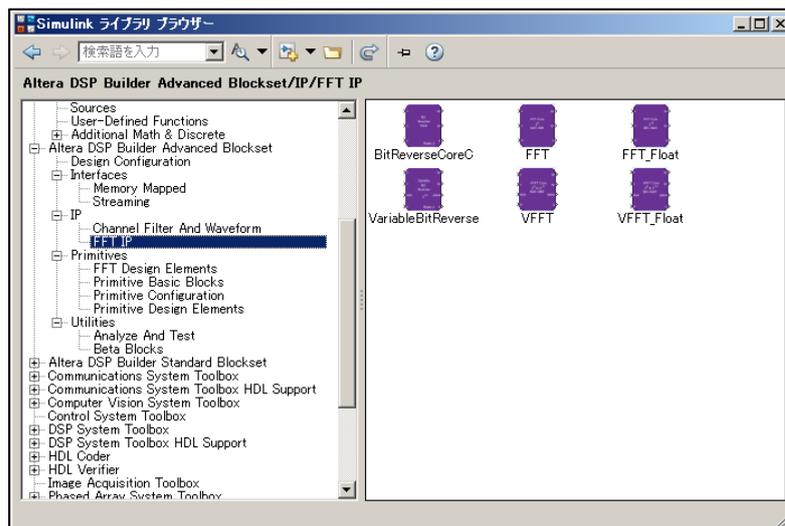


図 5. FFT IP ライブラリ

- FFT Design Elements ライブラリ

前述のライブラリー一覧で表示されているライブラリのグループとして、高速フーリエ変換(FFT)に関連する様々なライブラリが用意されています。

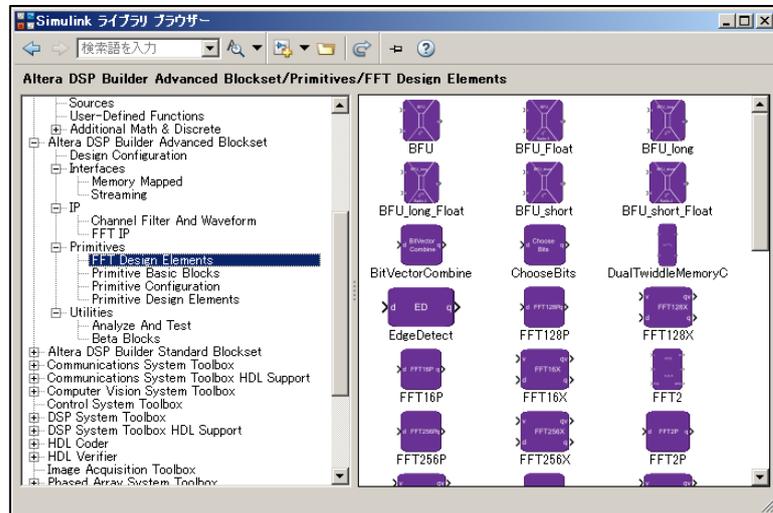


図 6. FFT Design Elements ライブラリ

- Primitive Base Blocks (旧 ModelPrim)ライブラリ

前述のライブラリー一覧で表示されているライブラリのグループとして、論理や演算に必要な最小ブロック(プリミティブ)で構成される様々なライブラリが用意されています。

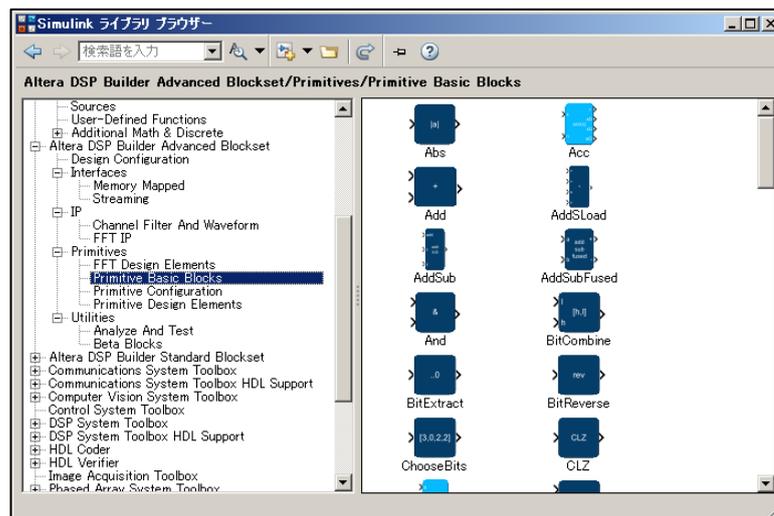


図 7. Primitive Base Blocks ライブラリ

3. デザイン例の一覧

使用用途に応じて 13 種類のカテゴリに分類されており、総計 158 種類のデザイン例が用意されています。

3-1. ALU フォールディング関連 — ALUFolding

1 種類のデザイン例が用意されています。

1	Folded FIR Filter
	<p>概略: <u>非対称型 FIR フィルタ</u></p> <p>システム・クロック・レートよりもデータ・サンプリング・レートの方が低速</p> <p>ALU フォールディングによるハードウェア・リソースの最小化</p> <p>Simulink モデル(拡張子 .mdl): demo_alu_fir.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ALUFolding/</p>

3-2. BaseBlocks ライブラリ関連 — BaseBlocks

2 種類のデザイン例が用意されています。

2	Local Threshold
	<p>概略: <u>NCO および LocalThreshold の効果</u></p> <p>Simulink モデル(拡張子 .mdl): demo_nco_threshold.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/BaseBlocks/</p>
3	Scale
	<p>概略: <u>Scale の効果(スケーリング調整と飽和)</u></p> <p>Simulink モデル(拡張子 .mdl): demo_scale.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/BaseBlocks/</p>

3-3. ExternalMemories ライブラリ関連 - ExternalMemories

1 種類のデザイン例が用意されています。

4	External Memory Access
	<p>概略: <u>外部メモリとのアクセス(リード/ライト)</u> DDR3-SDRAM コントローラのマスタ・コンポーネントを生成</p> <p>Simulink モデル(拡張子 .mdl): demo_extmem.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ExternalMemories/</p>

3-4. 「高速フーリエ変換」関連 - FFT

24 種類のデザイン例が用意されています。

5	Variable-Size Low-Resource Real-Time FFT
	<p>概略: <u>FFT 性能比較</u> Mathworks DSP System Toolbox™ と DSP Builder Advanced Blockset</p> <p>Simulink モデル(拡張子 .mdl): demo_dspba_ex_fft_tut.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
6	Dynamic FFT/IFFT
	<p>概略: <u>基数 2²、2048 ポイント FFT</u> 2048 ポイント FFT/IFFT の動的な切り替えが可能</p> <p>Simulink モデル(拡張子 .mdl): demo_dynamic_fft.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
7	Radix 2 ² FFT
	<p>概略: <u>基数 2²、2048 ポイント FFT</u></p> <p>Simulink モデル(拡張子 .mdl): demo_fft.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>

8	<p>FFT without BitReverseCoreC Block</p> <p>概略: <u>基数 2^2、2048 ポイント FFT</u> ビット逆順で出力</p> <p>Simulink モデル(拡張子 .mdl): demo_fft_core.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
9	<p>Multichannel FFT</p> <p>概略: <u>マルチ・チャンネル FFT</u> 4 系統の 512 ポイント FFT をインターリーブさせて、2048 ポイント FFT を実現</p> <p>Simulink モデル(拡張子 .mdl): demo_fft_multichannel.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
10	<p>512-point radix 2^2 floating-point FFT</p> <p>概略: <u>基数 2^2、512 ポイント FFT</u> 浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): demo_fpfft.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
11	<p>512-point radix 2^2 floating-point FFT Core</p> <p>概略: 基数 2^2、512 ポイント FFT、 浮動小数点 ビット逆順で出力</p> <p>Simulink モデル(拡張子 .mdl): demo_fpfft_core.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
12	<p>512-point radix 2^2 floating-point IFFT</p> <p>概略: <u>基数 2^2、512 ポイント逆 FFT</u> 浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): demo_fpifft.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>

13	<p>512-point radix 2² floating-point IFFT without BitReverseCoreC Block</p> <p>概略: <u>基数 2²、512 ポイント逆 FFT</u></p> <p>浮動小数点</p> <p>ビット逆順で出力</p> <p>Simulink モデル(拡張子 .mdl): demo_fpifft_core.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
14	<p>Variable-size floating-point FFT</p> <p>概略: <u>512 ポイント FFT、ポイント数の可変に対応</u></p> <p>浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): demo_fpvfft.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
15	<p>512-point Variable-size floating-point FFT</p> <p>概略: <u>512 点 FFT、ポイント数の可変に対応</u></p> <p>浮動小数点、</p> <p>ビット逆順で出力</p> <p>Simulink モデル(拡張子 .mdl): demo_fpvfft_core.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
16	<p>Variable-size floating-point IFFT</p> <p>概略: <u>512 点逆 FFT、ポイント数の可変に対応</u></p> <p>浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): demo_fpvifft.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>

17	<p style="background-color: #0070C0; color: white; padding: 2px;">Variable-size floating-point IFFT without BitReverseCoreC Block</p> <p>概略: <u>1024 点逆 FFT、ポイント数の可変に対応</u> 浮動小数点 ビット逆順で出力</p> <p>Simulink モデル(拡張子 .mdl): demo_fpviff_core.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
18	<p style="background-color: #0070C0; color: white; padding: 2px;">2K-point Radix 2² IFFT</p> <p>概略: <u>基数 2²、2048 ポイント逆 FFT</u></p> <p>Simulink モデル(拡張子 .mdl): demo_ifft.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
19	<p style="background-color: #0070C0; color: white; padding: 2px;">2K-point Radix 2² IFFT Core</p> <p>概略: <u>基数 2²、2048 ポイント 逆 FFT</u> ビット逆順で出力</p> <p>Simulink モデル(拡張子 .mdl): demo_ifft_core.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
20	<p style="background-color: #0070C0; color: white; padding: 2px;">Multiwire Transpose</p> <p>概略: <u>MultiwireTranspose ライブラリを使用した転置処理</u></p> <p>Simulink モデル(拡張子 .mdl): demo_multiwiretranspose.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>

21	<p>Parallel FFT</p> <p>概略: <u>並列処理による FFT ブロックの実現</u></p> <p>4096 ポイント FFT (12 ステージ)、1 サイクルあたり 4 ポイントを処理</p> <p>Simulink モデル(拡張子 .mdl): demo_parallel_fft.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
22	<p>Parallel Floating-Point FFT</p> <p>概略: <u>並列処理による浮動小数点 FFT ブロックの実現</u></p> <p>4096 ポイント FFT (12 ステージ)、1 サイクルあたり 4 ポイントを処理</p> <p>浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): demo_parallel_fpfft.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
23	<p>Variable-Size Low-Resource FFT for vibration suppression</p> <p>概略: <u>サーボ・モータ向け FFT</u></p> <p>ポイント数の可変に対応(最大 4096 点)</p> <p>振動抑制機能に応用</p> <p>Simulink モデル(拡張子 .mdl): demo_servofft.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
24	<p>Single-Wire Transpose</p> <p>概略: <u>Transpose ライブラリを使用した転置処理</u></p> <p>Simulink モデル(拡張子 .mdl): demo_transpose.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>

25	<p>Variable-Sized FFT Core</p> <p>概略: <u>2048 点 FFT、ポイント数の可変に対応</u></p> <p>Simulink モデル(拡張子 .mdl): demo_vfft.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
26	<p>Variable-size 2K-point Radix 2² FFT without BitReverseCoreC Block</p> <p>概略: <u>基数 2²、2048 点 FFT、ポイント数の可変に対応</u></p> <p>ビット逆順で出力</p> <p>Simulink モデル(拡張子 .mdl): demo_vfft_core.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
27	<p>Variable-size 2K-point Radix 2² IFFT</p> <p>概略: <u>基数 2²、2048 点逆 FFT、ポイント数の可変に対応</u></p> <p>Simulink モデル(拡張子 .mdl): demo_vifft.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>
28	<p>Variable-size 2K-point Radix 2² IFFT without BitReverseCoreC Block</p> <p>概略: <u>基数 2²、2048 点逆 FFT、ポイント数の可変に対応</u></p> <p>ビット逆順で出力</p> <p>Simulink モデル(拡張子 .mdl): demo_vifft_core.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FFT/</p>

3-5. デジタル・フィルタ関連 — Filters

17 種類のデザイン例が用意されています。

29	<p>Complex FIR Filter</p> <p>概略: 複素 FIR フィルタ Arria® V DSP ブロックに最適なマッピング</p> <p>Simulink モデル(拡張子 .mdl): demo_complex_fir.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
30	<p>Decimating CIC Filter</p> <p>概略: ModelIP の CIC フィルタ(デシメーションまたは、間引き)の使用例</p> <p>Simulink モデル(拡張子 .mdl): demo_dcic.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
31	<p>Filter Chain with Forward Flow Control</p> <p>概略: ModelIP FIR/ Scale/ CIC フィルタ継続接続によるフロー制御動作</p> <p>Simulink モデル(拡張子 .mdl): demo_filters_flow_control.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
32	<p>Decimating FIR Filter</p> <p>概略: ModelIP の FIR フィルタ(デシメーションまたは、間引き)の使用例</p> <p>Simulink モデル(拡張子 .mdl): demo_fird.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>

33	<p>Fractional-Rate FIR Filter</p> <p>概略: <u>フラクショナル・レート(分数比のレート変換)の FIR (ModelIP 単体)</u></p> <p>Simulink モデル(拡張子 .mdl): demo_firf.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
34	<p>Interpolating FIR Filter</p> <p>概略: <u>ModelIP の使用例(チュートリアルに掲載)</u></p> <p>FIR フィルタ(インタポレーションまたは、補間)の使用例</p> <p>Simulink モデル(拡張子 .mdl): demo_firi.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
35	<p>Half-Band FIR Filter</p> <p>概略: <u>FIR フィルタ(インタポレーションまたは、補間)の Half Band 構造の選択</u></p> <p>Simulink モデル(拡張子 .mdl): demo_firih.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
36	<p>Interpolating FIR Filter with Multiple Coefficient Banks</p> <p>概略: <u>FIR フィルタ(インタポレーションまたは、補間)</u></p> <p>複数係数バンク</p> <p>Simulink モデル(拡張子 .mdl): demo_firi_multibank.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
37	<p>Updated Coefficients FIR Filter</p> <p>概略: <u>複数係数バンクのインタポレーション FIR フィルタ</u></p> <p>Simulink モデル(拡張子 .mdl): demo_firi_updatecoeff.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>

38	<p>Single-Rate FIR Filter</p> <p>概略: ModelIP の FIR フィルタ(シングル・レート)の使用例</p> <p>Simulink モデル(拡張子 .mdl): demo_firs.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
39	<p>FIR Filter with Exposed Bus</p> <p>概略: <u>外部バス(係数書き換え)オプション使用の FIR フィルタ(シングル・レート)</u></p> <p>Simulink モデル(拡張子 .mdl): demo_fir_exposed_bus.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
40	<p>Fractional FIR Filter Chain</p> <p>概略: <u>フラクショナル・レート (分数比レート変換) の FIR フィルタのチェーン接続</u></p> <p>Simulink モデル(拡張子 .mdl): demo_fir_fractional.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
41	<p>Root-Raised Cosine FIR Filter</p> <p>概略: <u>ルート・レイズド・コサイン・フィルタ(デシメーションまたは、間引き)</u></p> <p>Simulink モデル(拡張子 .mdl): demo_fir_rrc.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
42	<p>Interpolating CIC Filter</p> <p>概略: <u>ModelIP の CIC フィルタ(インタポレーションまたは、補間)の使用例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_icic.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>

43	Super-Sample Decimating FIR Filter
	<p>概略: <u>クロックレートを超えるサンプルレートの FIR フィルタ使用例</u></p> <p>FIR フィルタには、DecimatingFIR ブロックを使用</p> <p>Simulink モデル(拡張子 .mdl): demo_ssfir.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
44	Super-Sample Fractional FIR Filter
	<p>概略: <u>クロックレートを超えるサンプルレートの FIR フィルタ使用例</u></p> <p>FIR フィルタには、FractionalFIR ブロックを使用</p> <p>Simulink モデル(拡張子 .mdl): demo_ssfrf.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>
45	Super-Sample FIR Filter
	<p>概略: <u>クロックレートを超えるサンプルレートの使用例</u></p> <p>FIR には、インタポレーションまたは、補間フィルタを適用</p> <p>Simulink モデル(拡張子 .mdl): demo_ssfrf.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Filters/</p>

3-6. 浮動小数点関連 — FloatingPoint

16 種類のデザイン例が用意されています。

46	Simple Nonadaptive 2D Beamformer
	<p>概略: <u>ModelPrim で構成したビームフォーミング(指向性生成)計算</u></p> <p>Simulink モデル(拡張子 .mdl): beamform_2d.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>

47	<p>Black-Scholes Floating Point (Double-Precision)</p> <p>概略: <u>ブラック・ショールズ方程式(金融工学)の実現</u> 倍精度浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): blackScholes_D.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>
48	<p>Black-Scholes Floating Point (Single-Precision)</p> <p>概略: <u>ブラック・ショールズ方程式(金融工学)の実現</u> 単精度浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): blackScholes_S.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>
49	<p>Newton Root Finding Tutorial Step 1—Iteration</p> <p>概略: <u>ニュートン法による求根アルゴリズムのチュートリアル ステップ 1 - 反復</u></p> <p>Simulink モデル(拡張子 .mdl): demo_newton_iteration.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>
50	<p>Newton Root Finding Tutorial Step 2—Convergence</p> <p>概略: <u>ニュートン法による求根アルゴリズムのチュートリアル ステップ 2 - 収束</u> Simulink と ModelSim[®] 間の不一致を明らかにする収束のテストを実施</p> <p>Simulink モデル(拡張子 .mdl): demo_newton_convergence.mdl.</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>

51	<p>Newton Root Finding Tutorial Step 3—Valid</p> <p>概略: <u>ニュートン法による求根アルゴリズムのチュートリアル ステップ 3 - 有効</u> 同じ解を複数回出力させない方法を実施</p> <p>Simulink モデル(拡張子 .mdl): demo_newton_valid.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>
52	<p>Newton Root Finding Tutorial Step 4—Control</p> <p>概略: <u>ニュートン法による求根アルゴリズムのチュートリアル ステップ 4 - 制御</u> FIFO にバッファリングしたデータをパイプライン・スロットに挿入してフロー制御を実現</p> <p>Simulink モデル(拡張子 .mdl): demo_newton_control.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>
53	<p>Newton Root Finding Tutorial Step 5—Final</p> <p>概略: <u>ニュートン法による求根アルゴリズムのチュートリアル ステップ 5 - Final</u> 反復回数を計測する並列の整数データパスにより発散を検出</p> <p>Simulink モデル(拡張子 .mdl): demo_newton_final.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>
54	<p>Normalizer Example</p> <p>概略: <u>ModelPrim で構成した正規化処理</u></p> <p>Simulink モデル(拡張子 .mdl): demo_normalizer.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>

55	<p>Sign and Arithmetic-If block using Floating Point Classifier</p> <p>概略: <u>浮動小数点データの分類機能を使用した符号判別および算術演算ブロック</u> 浮動小数点データが、無限大や非数などの特殊なデータの場合に分類を実施</p> <p>Simulink モデル(拡張子 .mdl): demo_sign_arith_if.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>
56	<p>Fine Doppler Estimator</p> <p>概略: <u>レーダー向け計算、複素数の振幅ピーク検出</u></p> <p>Simulink モデル(拡張子 .mdl): FineDopplerEstimator.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>
57	<p>General Real Matrix Multiply One Cycle Per Output</p> <p>概略: <u>実数行列乗算</u> 浮動小数点数、複数の積和演算器を同時に並列処理</p> <p>Simulink モデル(拡張子 .mdl): gemm_flash.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>
58	<p>Floating-Point Mandelbrot Set</p> <p>概略: <u>マンデルブロー集合の計算</u> 浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): Mandelbrot_S.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>

59	Floating-Point Matrix Multiply (Single-Precision Complex)
	<p>概略: <u>ModelPrim</u> で構成した行列演算 単精度浮動小数点、複素数</p> <p>Simulink モデル(拡張子 .mdl): matmul_CS.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>
60	Floating-Point Matrix Multiply (Double-Precision Real)
	<p>概略: <u>ModelPrim</u> で構成した行列演算 倍精度浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): matmul_flash_RD.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>
61	Floating-Point Matrix Multiply (Single-Precision Real)
	<p>概略: <u>ModelPrim</u> で構成した行列演算 単精度浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): matmul_flash_RS.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FloatingPoint/</p>

3-7. フロー制御関連 – FlowControl

10 種類のデザイン例が用意されています。

62	Avalon-ST(Output FIFO) Back-pressure
	<p>概略: <u>フロー制御の使用例</u> Avalon Streaming ライブラリの実出力 FIFO を使用したバックプレッシャー(後段からの wait 要求)で構築</p> <p>Simulink モデル(拡張子 .mdl): demo_avalon_st.mdl</p> <p>格納場所: <Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/FlowControl/</p>

63	<p>Avalon-ST(Input & Output FIFO) Back-pressure</p> <p>概略: <u>フロー制御の使用例</u></p> <p>Avalon Streaming ライブラリの入力 FIFO と出力 FIFO を使用したバックプレッシャー(後段からの wait 要求)で構築</p> <p>Simulink モデル(拡張子 .mdl): demo_avalon_st_input_fifo.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FlowControl/</p>
64	<p>Primitive FIR with Back Pressure</p> <p>概略: <u>ModelPrim で構成した FIR フィルタ</u></p> <p>受信側(例: FIFO)の Ready 信号による制御</p> <p>Simulink モデル(拡張子 .mdl): demo_back_pressure.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FlowControl/</p>
65	<p>Primitive FIR with Forward Pressure</p> <p>概略: <u>ModelPrim で構成した FIR フィルタ</u></p> <p>フォワード制御の構成例</p> <p>Simulink モデル(拡張子 .mdl): demo_forward_pressure.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FlowControl/</p>
66	<p>Primitive Systolic FIR with Forward Flow Control</p> <p>概略: <u>ModelPrim で構成したシストリック構造 FIR フィルタ</u></p> <p>フォワード制御の構成例</p> <p>Simulink モデル(拡張子 .mdl): demo_forward_pressure_systolic.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FlowControl/</p>
67	<p>Kronecker Tensor Product</p> <p>概略: <u>ModelPrim (Loop) でのクロネッカーのテンソル積計算</u></p> <p>Simulink モデル(拡張子 .mdl): demo_kronecker.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FlowControl/</p>

68	Parallel Loops
	<p>概略: <u>ModelPrim 多重・並行ループの構造例</u></p> <p>Simulink モデル(拡張子 .mdl): forloop_parloop.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FlowControl/</p>
69	Rectangular Nested Loop
	<p>概略: <u>ModelPrim 2 重ループ(矩形領域)</u></p> <p>Simulink モデル(拡張子 .mdl): forloop_rectangle.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FlowControl/</p>
70	Sequential Loops
	<p>概略: <u>ModelPrim 3 段連続ループ</u></p> <p>Simulink モデル(拡張子 .mdl): forloop_seqloop.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FlowControl/</p>
71	Triangular Nested Loop
	<p>概略: <u>ModelPrim 2 重ループ(三角状)</u></p> <p>Simulink モデル(拡張子 .mdl): forloop_triangle.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/FlowControl/</p>

3-8. ModelBus ライブラリ関連 - ModelBus

1 種類のデザイン例が用意されています。

72	Memory-Mapped Registers
	<p>概略: <u>メモリマップド・レジスタの構成例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_regs.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelBus/</p>

3-9. ModelPrim(プリミティブ)ライブラリ関連 - ModelPrim

35 種類のデザイン例が用意されています。

73	<p>Automatic Gain Control</p> <p>概略: <u>ModelPrim により構成したオート・ゲイン・コントロール回路</u></p> <p>Simulink モデル(拡張子 .mdl): demo_agc.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
74	<p>Bit Combine for Boolean Vectors</p> <p>概略: <u>ModelPrim BitCombine(ビット接合)ブロックの使用例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_bitcombine.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
75	<p>Bit Extract for Boolean Vectors</p> <p>概略: <u>ModelPrim BitExtract (ビット抽出)ブロックの使用例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_bitextract.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
76	<p>Fractional Square Root Using CORDIC</p> <p>概略: <u>CORDIC アルゴリズムによる分数(小数)平方根の算出</u> 反復演算だけで算出</p> <p>Simulink モデル(拡張子 .mdl): demo_cordic_fracsqrt.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
77	<p>Test CORDIC Functions with the CORDIC Block</p> <p>概略: <u>CORDIC ブロックを使用した CORDIC 関数のテスト</u></p> <p>Simulink モデル(拡張子 .mdl): demo_cordic_lib_block.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>

78	<p>CORDIC from Primitive Blocks</p> <p>概略: <u>Primitive ブロックを使用した CORDIC の構築</u></p> <p>Simulink モデル(拡張子 .mdl): demo_cordic_primitives.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
79	<p>Square Root Using CORDIC</p> <p>概略: <u>CORDIC ブロックを使用した平方根の算出</u></p> <p>Simulink モデル(拡張子 .mdl): demo_cordic_sqrt.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
80	<p>Color Space Converter</p> <p>概略: <u>カラー・スペース・コンバータ</u> RGB から Y'CbCr に色空間を変換</p> <p>Simulink モデル(拡張子 .mdl): demo_csc.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
81	<p>Matrix Initialization of Vector Memories</p> <p>概略: <u>ModelPrim により構成した DPD 回路(フォワード制御構成)</u></p> <p>Simulink モデル(拡張子 .mdl): demo_dpd_fwdpath.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
82	<p>Matrix Initialization of Vector Memories</p> <p>概略: <u>ModelPrim DualMem(2 ポート・メモリ)ブロックによる行列表現とその初期化</u></p> <p>Simulink モデル(拡張子 .mdl): demo_dualmem_matrix_init.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>

83	<p>Enabled Delay Line</p> <p>概略: <u>イネーブル付きディレイ・ラインの使用例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_enabled_delay.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
84	<p>Fibonacci Series</p> <p>概略: <u>ModelPrim で構成したフィボナッチ数列生成回路</u></p> <p>Simulink モデル(拡張子 .mdl): demo_fibonacci.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
85	<p>Run-time Configurable Decimating and Interpolating Half-Rate FIR Filter</p> <p>概略: <u>ModelPrim による FIR フィルタ(Half-Rate)</u> 動作中でのデシメーション(間引き)/ インタポレーション(補間)の切り替え可能</p> <p>Simulink モデル(拡張子 .mdl): demo_fir_tdd.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
86	<p>Fixed-point Maths Functions</p> <p>概略: <u>数学(算術)関数</u> 固定小数点</p> <p>Simulink モデル(拡張子 .mdl): demo_fixed_math.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
87	<p>Folded Vector Sort</p> <p>概略: <u>フォールディングされたベクトルの並べ替え</u></p> <p>Simulink モデル(拡張子 .mdl): demo_foldedsort.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>

88	<p>IIR: Full-rate Fixed-point</p> <p>概略: <u>IIR フィルタ</u> フルレート、固定小数点</p> <p>Simulink モデル(拡張子 .mdl): demo_full_rate_iir_fixed.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
89	<p>IIR: Full-rate Floating-point</p> <p>概略: <u>IIR フィルタ</u> フルレート、浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): demo_full_rate_iir_float.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
90	<p>Gaussian Random Number Generator</p> <p>概略: <u>ガウス乱数生成器</u> ガウス分布(正規分布)から乱数を生成 一般的な疑似乱数よりも優れた乱数を生成</p> <p>Simulink モデル(拡張子 .mdl): demo_grng.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
91	<p>Hybrid Direct Form and Transpose Form FIR Filter</p> <p>概略: <u>ModelPrim による FIR フィルタ</u> 直接と転置の混合型、4 入力積和利用</p> <p>Simulink モデル(拡張子 .mdl): demo_hybrid_fir_mc.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
92	<p>8x8 Inverse Discrete Cosine Transform</p> <p>概略: <u>ModelPrim で構成した 8 次の正方行列向けの逆離散コサイン変換</u></p> <p>Simulink モデル(拡張子 .mdl): demo_idct8x8.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>

93	<p>Multichannel IIR Filter</p> <p>概略: <u>ModelPrim で構成した IIR フィルタ(複数チャンネル前提)</u> ループ遅延はチャンネル数を Delay ブロックに反映し確保</p> <p>Simulink モデル(拡張子 .mdl): demo_iir.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
94	<p>Folded 3-stage IIR Filter</p> <p>概略: <u>ModelPrim で構成した IIR フィルタを 3 ステージ化</u> レート进行调整してリソース共有</p> <p>Simulink モデル(拡張子 .mdl): demo_iir_x3a.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ ModelPrim /</p>
95	<p>Loadable Counter</p> <p>概略: <u>ModelPrim LoadableCounter(再設定可能カウンタ)ブロックの使用例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_ld_counter.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
96	<p>Matrix Initialization of LUT</p> <p>概略: <u>ModelPrim LUT(ルックアップ・テーブル)ブロックによる行列表現および初期化</u></p> <p>Simulink モデル(拡張子 .mdl): demo_lut_matrix_init.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
97	<p>Quadrature Amplitude Modulation</p> <p>概略: <u>ModelPrim による QAM256 マッピング(CODEC)とノイズ・シミュレーション</u></p> <p>Simulink モデル(拡張子 .mdl): demo_QAM256.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>

98	<p>Reinterpret Cast for Bit Packing and Unpacking</p> <p>概略: <u>ModelPrim ReinterpretCast (データ型変更) ブロックの使用例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_reinterpret_cast.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
99	<p>Vector Initialization of Sample Delay</p> <p>概略: <u>ModelPrim SampleDelay ブロックのベクトル遅延設定の使用例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_sample_delay_vector.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
100	<p>Pulse stretching circuit</p> <p>概略: <u>パルス・ストレッチ回路</u></p> <p>Simulink モデル(拡張子 .mdl): demo_stretch_pulse.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
101	<p>Variable Super-sample Delay</p> <p>概略: <u>可変スーパー・サンプル遅延</u></p> <p>Simulink モデル(拡張子 .mdl): demo_variable_supersampledelay.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
102	<p>Variable-Rate CIC Filter</p> <p>概略: <u>ModelPrim で構成したレート可変な CIC フィルタ</u></p> <p>Simulink モデル(拡張子 .mdl): demo_vcic.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>

103	<p>Vector Sort—Sequential</p> <p>概略: <u>ベクトルの並べ替え(ソート)— Sequential</u></p> <p>Simulink モデル(拡張子 .mdl): demo_vectorsort.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
104	<p>Wide Single-Channel Accumulators</p> <p>概略: <u>ModelPrim で構成した演算結果のビット幅を広くとれる(シングル・チャネル) アキュムレータ</u></p> <p>Simulink モデル(拡張子 .mdl): demo_wide_accumulators.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
105	<p>Hello World</p> <p>概略: <u>ModelPrim で構成したテキスト文字列出力回路</u></p> <p>Simulink モデル(拡張子 .mdl): helloWorld.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ModelPrim/</p>
106	<p>Folded Primitive FIR Filter</p> <p>概略: <u>ModelPrim で構成した FIR フィルタ</u></p> <p>Simulink モデル(拡張子 .mdl): primitive_fir.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ ModelPrim /</p>

3-10.ワイヤレス向けプラットフォーム(デジタル・アップ/ ダウン・コンバーダ)関連 — Platforms

5 種類のデザイン例が用意されています。

107	<p>2-Channel DUC</p> <p>概略: <u>NCO/CIC/FIR 等の多段構成による DUC(ASSP と同等)</u></p> <p>Simulink モデル(拡張子 .mdl): demo_AD9856.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Platforms/</p>
108	<p>16-Channel DDC</p> <p>概略: <u>NCO/CIC/FIR 等の多段構成による DDC(16ch)の使用例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_ddc.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Platforms/</p>
109	<p>16-Channel DUC</p> <p>概略: <u>NCO/CIC/FIR 等の多段構成による DUC(16ch)の使用例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_duc.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Platforms/</p>
110	<p>Super-Sample Rate Digital Upconverter</p> <p>概略: <u>スーパー・サンプリング・レートによるデジタル・アップ・コンバータ</u></p> <p>Simulink モデル(拡張子 .mdl): demo_ssduc.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Platforms/</p>
111	<p>2-Antenna DUC for WiMAX</p> <p>概略: <u>NCO/CIC/FIR 等の多段構成による DUC、WiMAX 2ch 仕様</u></p> <p>Simulink モデル(拡張子 .mdl): demo_wimax_duc.mdl</p> <p>格納場所:</p> <p><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/Platforms/</p>

3-11.各種アプリケーション向けリファレンス・デザイン - Reference Designs

使用用途に応じて 11 種類のカテゴリに分類されており、総計 32 種類のデザイン例が用意されています。

3-11-1. レーダー関連(ミリタリ) - Beamforming

112	RADAR Tx & Rx with Beamforming
	<p>概略: <u>レーダー向け時間遅延ビームフォーミング(指向性生成)計算</u></p> <p>Simulink モデル(拡張子 .mdl): tdbf.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/Beamforming/</p>

3-11-2. 行列演算関連 コレスキー分解(ミリタリ) - CholeskySolver

113	Cholesky Solver Multiple Channels
	<p>概略: <u>マルチ・チャンネルのコレスキー分解のソルバ(ModelPrim, 大規模)</u></p> <p>Simulink モデル(拡張子 .mdl): cholesky_solver_mc.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/CholeskySolver/</p>
114	Cholesky Solver Single Channel
	<p>概略: <u>シングル・チャンネルのコレスキー分解のソルバ(ModelPrim, 大規模)</u></p> <p>Simulink モデル(拡張子 .mdl): cholesky_solver_sc.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/CholeskySolver/</p>

3-11-3. レート変換関連 DDC/DUC (ワイヤレス) - 4-Carrier, 4-Antenna DUC and DDC for LTE

115	4-Carrier, 4-Antenna DDC for LTE
	<p>概略: <u>LTE 向け 4 キャリア 4 アンテナ DDC(デジタル・ダウン・コンバータ)</u> 1 アンテナにつき 4 チャンネル</p> <p>Simulink モデル(拡張子 .mdl): ddc_4c4ant.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ> /dspba/Examples/ReferenceDesigns/DDC4c4ant/4C4T4R_echodemo/4C4T4R/Design/</p>
116	4-Carrier, 4-Antenna DUC for LTE
	<p>概略: <u>LTE 向け 4 キャリア 4 アンテナ DUC(デジタル・アップ・コンバータ)</u> 1 アンテナにつき 4 チャンネル</p> <p>Simulink モデル(拡張子 .mdl): duc_4c4ant.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ> /dspba/Examples/ReferenceDesigns/DDC4c4ant/4C4T4R_echodemo/4C4T4R/Design/</p>

3-11-4. レート変換関連 ダイレクト RF(ワイヤレス) - DirectRF

117	Direct RF with Synthesizable Testbench
	<p>概略: <u>合成可能なテストベンチによるダイレクト RF</u></p> <p>Simulink モデル(拡張子 .mdl): DirectRFTest_and_DPD_SV.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/DirectRF/</p>

3-11-5. レート変換関連 ダイナミック・デシメーション FIR(ワイヤレス) — DynDeciFIR

118	Dynamic Decimating FIR Filter
	<p>概略: <u>ダイナミック・デシメーション(間引き)FIR フィルタ</u></p> <p>Simulink モデル(拡張子 .mdl): demo_dyndeci.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/DynDeciFIR/</p>

3-11-6. フィルタ関連(ミリタリ) — Farrow(ファロー構造のフィルタ)

119	Farrow Filter
	<p>概略: <u>ファロー構造のフィルタ(遅延の瞬時調整可能、時変 FIR)</u></p> <p>Simulink モデル(拡張子 .mdl): farrowm.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/Farrow/</p>

3-11-7. デジタル無線関連 クレストファクタ低減(ワイヤレス) — FoldingCFR

120	Crest Factor Reduction
	<p>概略: <u>クレストファクタ低減</u></p> <p>ピーク・キャンセル・アルゴリズムに基づいて実施</p> <p>Simulink モデル(拡張子 .mdl): demo_cfr.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/FoldingCFR/</p>

3-11-8. LTE 関連(ワイヤレス) - LTE_TRANSMITTER

121	Single-Channel 10-MHz LTE Transmitter
	<p>概略: <u>LTE 送信部(OFDM; QAM/ IFFT/ DUT 等から構成)</u></p> <p>Simulink モデル(拡張子 .mdl): sc_LTEtxr.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus® Prime インストール・ディレクトリ> /dspba/Examples/ReferenceDesigns/LTE_TRANSMITTER/</p>

3-11-9. モーター制御関連 ベクトル制御(モーター制御) - MotorControl

122	Position, Speed, and Current Control for AC Motors (Floating-Point Example)
	<p>概略: <u>AC モーターのベクトル制御(PI 制御 + 行列変換)</u></p> <p style="padding-left: 40px;">浮動小数点</p> <p>Simulink モデル(拡張子 .mdl): psc_ctrl.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus® Prime インストール・ディレクトリ> /dspba/Examples/ReferenceDesigns/MotorControl/</p>
123	Position, Speed, and Current Control for AC Motors (Fixed-Point Example)
	<p>概略: <u>AC モーターのベクトル制御(PI 制御 + 行列変換)</u></p> <p style="padding-left: 40px;">固定小数点</p> <p>Simulink モデル(拡張子 .mdl): psc_ctrl_fixed.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus® Prime インストール・ディレクトリ> /dspba/Examples/ReferenceDesigns/MotorControl/</p>

3-11-10. 行列演算関連 QR 分解①(ミリタリ) - MultiChannelQRD

124	Multichannel QR Decomposition
	<p>概略: <u>QR 分解のソルバ(解 - 行列を使用して算出)</u></p> <p>マルチ・チャンネル対応型</p> <p>Simulink モデル(拡張子 .mdl): demo_mcqrd.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ> /dspba/Examples/ReferenceDesigns/MultiChannelQRD/</p>

3-11-11. 行列演算関連 QR 分解②(ミリタリ) - QRD

125	QR Decomposition
	<p>概略: <u>QR 分解のソルバ(解 - 行列を使用して算出)</u></p> <p>ModelPrim, 大規模</p> <p>Simulink モデル(拡張子 .mdl): demo_qrd.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/ QRD/</p>

3-11-12. フィルタ関連(レート変換)① - ReconfigDecim

126	Variable Integer Rate Decimation Filter using MATLAB workspace
	<p>概略: <u>レート整数可変 デシメーション(間引き)・フィルタ、プロット用</u></p> <p>Simulink モデル(拡張子 .mdl): <u>vardownsampler.mdl</u></p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ> /dspba/Examples/ReferenceDesigns/ReconfigDecim/</p>

3-11-13. STAP(時空間信号処理)レーダー関連(ミリタリ) - STAP_RADAR

使用用途に応じて 3 種類のカテゴリに分類されており、総計 5 種類のデザイン例が用意されています。

3-11-13-1. QR 分解 前進/ 後退代入 - forward_and_backward_subst

127	STAP Radar Forward and Backward Substitution
	<p>概略: <u>STAP レーダー向け QR 分解の前進/ 後退代入</u></p> <p>Simulink モデル(拡張子 .mdl): STAP_ForwardAndBackwardSubstitution.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/ STAP_RADAR/forward_and_backward_subst/</p>

3-11-13-2. STAP レーダー向け QR 分解 - qrd192x204

3-11.13.2.1. 並列処理 - parallel

128	STAP Radar QR Decomposition 192x204 (parallel)
	<p>概略: <u>STAP レーダー向け QR 分解</u> 並列処理</p> <p>Simulink モデル(拡張子 .mdl): STAP_qrd192x204_p.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/ STAP_RADAR/qrd192x204/parallel/</p>

3-11.13.2.2. 時間共有 - timeshared

129	STAP Radar QR Decomposition 192x204
	<p>概略: <u>STAP レーダー向け QR 分解</u></p> <p>Simulink モデル(拡張子 .mdl): STAP_qrd192x204.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/ STAP_RADAR/qrd192x204/timeshared/</p>

3-11-13-3.STAP レーダー向けステアリング角生成 - steering_generation

130	STAP Radar Steering Generation
	<p>概略: <u>STAP レーダー向けステアリング (指向性) 生成</u> ループによる制御</p> <p>Simulink モデル (拡張子 .mdl): STAP_steeringGen.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/ STAP_RADAR/steering_generation/</p>

3-11-14. 送受信関連 送信チャンネルの受信 (ワイヤレス) - tx_rx_demo

131	Transmit and Receive Modem
	<p>概略: <u>送受信モデム</u> QAM 送信機、合成可能なチャンネル・モデル、受信機を実装</p> <p>Simulink モデル (拡張子 .mdl): demo_tx_ch_rx.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ> /dspba/Examples/ReferenceDesigns/tx_rx_demo/</p>

3-11-15. フィルタ関連 (レート変換) ② - VarDecim

132	Variable Integer Rate Decimation Filter
	<p>概略: <u>レート整数可変 デシメーション (間引き) ・フィルタ</u></p> <p>Simulink モデル (拡張子 .mdl): vardecimator_rt.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/VarDecim/</p>

3-11-16. WCDMA 向け IF モデム関連(ワイヤレス) - WCDMA_IF_MODEM

使用用途に応じて 5 種類のカテゴリに分類されており、総計 9 種類のデザイン例が用意されています。

3-11-16-1. デジタル・ダウン・コンバータ関連 - ddc

3-11.16.1.1. 複数キャリア - multichannel

133	4-Carrier, 2-Antenna W-CDMA DDC
	<p>概略: <u>NCO/CIC/FIR 等の多段構成による DDC, 4 キャリア 2 アンテナ WCDMA</u></p> <p>Simulink モデル(拡張子 .mdl): wcdma_multichannel_ddc_mixer.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus[®] Prime インストール・ディレクトリ></p> <p style="padding-left: 20px;">/dspba/Examples/ReferenceDesigns/WCDMA_IF_MODEM/ddc/multichannel/</p>

3-11.16.1.2. 単一キャリア - picocell

134	1-Carrier, 2-Antenna W-CDMA DDC
	<p>概略: <u>NCO/CIC/FIR 等の多段構成による DDC, 1 キャリア 2 アンテナ WCDMA</u></p> <p>Simulink モデル(拡張子 .mdl): wcdma_picocell_ddc_mixer.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/WCDMA_IF_MODEM/ddc/picocell/</p>

3-11-16-2. デジタル・アップ・コンバータ① - duc

3-11.16.2.1. 複数キャリア - multichannel

135	4-Carrier, 2-Antenna W-CDMA DUC
	<p>概略: <u>NCO/CIC/FIR 等の多段構成による DUC, 4 キャリア 2 アンテナ WCDMA</u></p> <p>Simulink モデル(拡張子 .mdl): wcdma_multichannel_duc_mixer.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus[®] Prime インストール・ディレクトリ></p> <p style="padding-left: 20px;">/dspba/Examples/ReferenceDesigns/WCDMA_IF_MODEM/duc/multichannel/</p>

3-11.16.2.2. 単一キャリア - picocell

136	1-Carrier, 2-Antenna W-CDMA DUC
	<p>概略: <u>NCO/CIC/FIR 等の多段構成による DUC, 1 キャリア 2 アンテナ WCDMA</u></p> <p>Simulink モデル(拡張子 .mdl): wcdma_picocell_duc_mixer.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/WCDMA_IF_MODEM/duc/picocell/</p>

3-11-16-3. デジタル・アップ・コンバータ② - duc80x40R

137	4-Carrier, 2-Antenna High-Speed W-CDMA DUC at 307.2 MHz with Total Rate Change 40
	<p>概略: <u>NCO/CIC/FIR 等の多段構成による DUC, 4 キャリア 2 アンテナ WCDMA</u></p> <p style="padding-left: 40px;">Interpolation factor = 40</p> <p>Simulink モデル(拡張子 .mdl): mcducmix80x40R.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/WCDMA_IF_MODEM/duc80x40R/</p>

3-11-16-4. デジタル・アップ・コンバータ③ - duc96x32R

138	4-Carrier, 2-Antenna High-Speed W-CDMA DUC at 368.64 MHz with Total Rate Change 32
	<p>概略: <u>NCO/CIC/FIR 等の多段構成による DUC, 4 キャリア 2 アンテナ WCDMA</u></p> <p style="padding-left: 40px;">Interpolation factor = 32</p> <p>Simulink モデル(拡張子 .mdl): mcducmix96x32R.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/WCDMA_IF_MODEM/duc96x32R/</p>

3-11-16-5. デジタル・アップ・コンバータ④ - duc96x48R

139	4-Carrier, 2-Antenna High-Speed W-CDMA DUC at 368.64 MHz with Total Rate Change 48
	<p>概略: <u>NCO/CIC/FIR 等の多段構成による DUC, 4 キャリア 2 アンテナ WCDMA</u></p> <p style="padding-left: 40px;">Interpolation factor = 48</p> <p>Simulink モデル(拡張子 .mdl): mcducmix96x48R.mdl</p> <p>格納場所:</p> <p style="padding-left: 40px;"><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/WCDMA_IF_MODEM/duc96x48R/</p>

3-11-17. WIMAX 向け IF モデム関連(ワイヤレス) - WIMAX_IF_MODEM

3-11-17-1. デジタル・ダウン・コンバータ① - ddc_1rx

140	1-Antenna WiMAX DDC
	<p>概略: <u>NCO/ FIR 等の多段構成による DDC, 1 アンテナ WiMAX</u></p> <p>Simulink モデル(拡張子 .mdl): wimax_ddc_1rx.mdl</p> <p>格納場所:</p> <p style="padding-left: 40px;"><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/WIMAX_IF_MODEM/ddc_1rx/</p>

3-11-17-2. デジタル・ダウン・コンバータ② - ddc_2rx

141	2-Antenna WiMAX DDC
	<p>概略: <u>NCO/ FIR 等の多段構成による DDC, 2 アンテナ WiMAX</u></p> <p>Simulink モデル(拡張子 .mdl): wimax_ddc_2rx_iiqq.mdl</p> <p>格納場所:</p> <p style="padding-left: 40px;"><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/WIMAX_IF_MODEM/ddc_2rx/</p>

3-11-17-3. デジタル・アップ・コンバータ① - duc_1tx

142	1-Antenna WiMAX DUC
	<p>概略: <u>NCO/ FIR 等の多段構成による DUC, 1 アンテナ WiMAX</u></p> <p>Simulink モデル(拡張子 .mdl): wimax_duc_1tx.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/WIMAX_IF_MODEM/duc_1tx/</p>

3-11-17-4. デジタル・アップ・コンバータ② - duc_2tx

143	2-Antenna WiMAX DUC
	<p>概略: <u>NCO/ FIR 等の多段構成による DUC, 2 アンテナ WiMAX</u></p> <p>Simulink モデル(拡張子 .mdl): wimax_duc_2tx_iiqq.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus+ Prime インストール・ディレクトリ>/dspba/Examples/ReferenceDesigns/WIMAX_IF_MODEM/duc_2tx/</p>

3-12. DSP Builder アドバンスド・ブロックセット向け各種テンプレート - Templates

6 種類のデザイン例が用意されています。

144	テンプレート①
	<p>概略: <u>ModelIP 使用デザイン(暫定 FIR)</u></p> <p>Simulink モデル(拡張子 .mdl): dspba_tmpl_ip.mdl</p> <p>格納場所:</p> <p style="padding-left: 20px;"><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Templates/</p>

145	<p>テンプレート②</p> <p>概略: <u>ModelIIP 使用デザイン(暫定 FIR)</u> Channelizer 入力</p> <p>Simulink モデル(拡張子 .mdl): dspba_tmpl_ip_chan.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Templates/</p>
146	<p>テンプレート③</p> <p>概略: <u>ModelPrim 使用デザイン</u> 固定小数点数</p> <p>Simulink モデル(拡張子 .mdl): dspba_tmpl_prim_fix.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Templates/</p>
147	<p>テンプレート④</p> <p>概略: <u>ModelPrim 使用デザイン</u> 固定小数点数 Channelizer 入力</p> <p>Simulink モデル(拡張子 .mdl): dspba_tmpl_prim_fix_chan.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Templates/</p>
148	<p>テンプレート⑤</p> <p>概略: <u>ModelPrim 使用デザイン</u> 浮動小数点数</p> <p>Simulink モデル(拡張子 .mdl): dspba_tmpl_prim_float.mdl</p> <p>格納場所: <Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Templates/</p>

149	テンプレート⑥
	<p>概略: <u>ModelPrim 使用デザイン</u></p> <p>浮動小数点数</p> <p>Channelizer 入力</p> <p>Simulink モデル(拡張子 .mdl): dspba_tmpl_prim_float_chan.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/Templates/</p>

3-13.WaveformSynthesis(波形生成)ライブラリ関連 — WaveformSynthesis

9 種類のデザイン例が用意されています。

150	Complex Mixer
	<p>概略: <u>ModelIP ComplexMixer の使用例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_complex_mixer.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/WaveformSynthesis/</p>
151	Four Channel, 16 Banks NCO
	<p>概略: <u>ModelIP NCO の使用例</u></p> <p>4 ch, 16 bank (周波数)</p> <p>Simulink モデル(拡張子 .mdl): demo_mc_nco_16banks.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/WaveformSynthesis/</p>
152	Four Channel, Two Banks NCO
	<p>概略: <u>ModelIP NCO の使用例</u></p> <p>4 ch, 2 bank (周波数)</p> <p>メモリ・インタフェース有</p> <p>Simulink モデル(拡張子 .mdl): demo_mc_nco_2banks_mem_interface.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/WaveformSynthesis/</p>

153	<p>demo_mc_nco_4banks_mem_interface</p> <p>概略: <u>ModelIP NCO の使用例</u></p> <p>4 ch, 4 bank (周波数)</p> <p>メモリ・インタフェース有</p> <p>Simulink モデル(拡張子 .mdl): demo_mc_nco_4banks_mem_interface.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/WaveformSynthesis/</p>
154	<p>Four Channel, Eight Banks, Two Wires NCO</p> <p>概略: <u>ModelIP NCO の使用例</u></p> <p>4 ch, 8 bank (周波数)、2 出力</p> <p>Simulink モデル(拡張子 .mdl): demo_mc_nco_8banks_2wires.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/WaveformSynthesis/</p>
155	<p>Four Channel, Eight Banks, Two Wires NCO (plot)</p> <p>概略: <u>ModelIP NCO の出力データ・プロット用</u></p> <p>Simulink モデル(拡張子 .mdl): demo_mc_nco_extracted_waves.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/WaveformSynthesis/</p>
156	<p>Real Mixer</p> <p>概略: <u>ModelIP RealMixer の使用例</u></p> <p>Simulink モデル(拡張子 .mdl): demo_mix.mdl</p> <p>格納場所:</p> <p><Quartus® Prime インストール・ディレクトリ>/dspba/Examples/WaveformSynthesis/</p>

157	<p data-bbox="373 241 437 271">NCO</p> <p data-bbox="373 300 740 329">概略: <u>ModelIP NCO の使用例</u></p> <p data-bbox="373 356 932 385">Simulink モデル(拡張子 .mdl): demo_nco.mdl</p> <p data-bbox="373 412 496 441">格納場所:</p> <p data-bbox="400 468 1305 497"><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/WaveformSynthesis/</p>
158	<p data-bbox="373 546 635 575">NCO with Exposed Bus</p> <p data-bbox="373 602 740 631">概略: <u>ModelIP NCO の使用例</u></p> <p data-bbox="453 658 788 687">バス・インタフェース有効設定</p> <p data-bbox="373 714 1083 743">Simulink モデル(拡張子 .mdl): demo_nco_exposed_bus.mdl</p> <p data-bbox="373 770 496 799">格納場所:</p> <p data-bbox="400 826 1305 855"><Quartus[®] Prime インストール・ディレクトリ>/dspba/Examples/WaveformSynthesis/</p>

改版履歴

Revision	年月	概要
1	2017 年 1 月	初版

免責およびご利用上の注意

弊社より資料を入手されましたお客様におかれましては、下記の使用上の注意を一読いただいた上でご使用ください。

1. 本資料は非売品です。許可無く転売することや無断複製することを禁じます。
2. 本資料は予告なく変更することがあります。
3. 本資料の作成には万全を期していますが、万一ご不明な点や誤り、記載漏れなどお気づきの点がありましたら、本資料を入手されました下記代理店までご一報いただければ幸いです。
 株式会社アルティマ ホームページ: <http://www.altima.co.jp> 技術情報サイト アルティマ技術データベース: <https://www.altima.jp/members/index.cfm>
 株式会社エルセナ ホームページ: <http://www.elsena.co.jp> 技術情報サイト ETS : <https://www.elsena.co.jp/elspear/members/index.cfm>
4. 本資料で取り扱っている回路、技術、プログラムに関して運用した結果の影響については、責任を負いかねますのであらかじめご了承ください。
5. 本資料は製品を利用する際の補助的な資料です。製品をご使用になる際は、各メーカー発行の英語版の資料もあわせてご利用ください。