

Quartus II はじめてガイド Convert Programming File の使い方

ver.14

Quartus II はじめてガイド

Convert Programming File の使い方

目次

1. はじめに	3
2. 操作方法	3
2-1. Convert Programming File の起動	3
2-2. 出力ファイルの設定	4
2-3. 変換ファイルの設定	7
3. 設定の保存	8
改版履歴	9

1. はじめに

この資料は、Quartus® II の Convert Programming Files の使用方法を紹介しています。

Convert Programming Files を使用すると、Quartus II でサポートされている FPGA の SOF ファイル(*.sof)を以下のファイル形式へ結合あるいは変換することができます。

- ・ Hexadecimal (Intel-Format) Output File for SRAM (.hexout)
- ・ Programmer Object File (.pof)
- ・ Raw Binary File (.rbf)
- ・ Tabular Text File (.ttf)
- ・ Programmer Object File for Remote Update (.pof)
- ・ Programmer Object File for Local Update (.pof)
- ・ Raw Programming Data File (.rpd)
- ・ JTAG Indirect Configuration File (.jic)
- ・ Merged Mask Settings File (.msf)
- ・ Merged Partial-Masked SRAM Object File (.pmsf)
- ・ HPS IO File (.hiof)
- ・ Hexadecimal (Intel-Format) Output File for EPCE(4|8|16)/EPC(4|8|16) (.hexout)

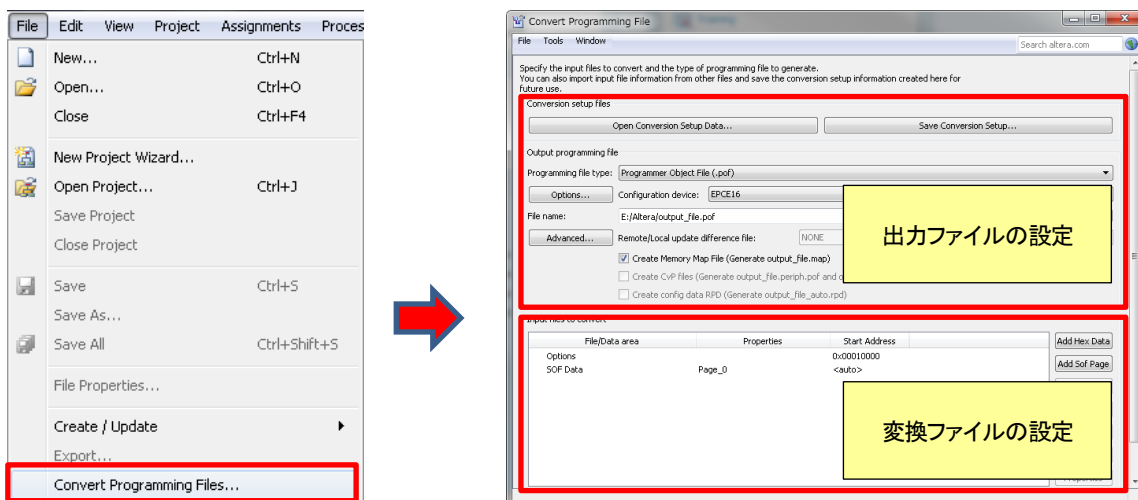
※ プログラミング・ファイルの詳細は Quartus II のヘルプを参照ください。

この機能を活用しプログラミング用ファイルを作成することで、1つのコンフィギュレーション・デバイスに対して複数の FPGA をカスケードや複数の SOF ファイル分のデータを1つの Flash-ROM に書き込むことができます。

2. 操作方法

2-1. Convert Programming File の起動

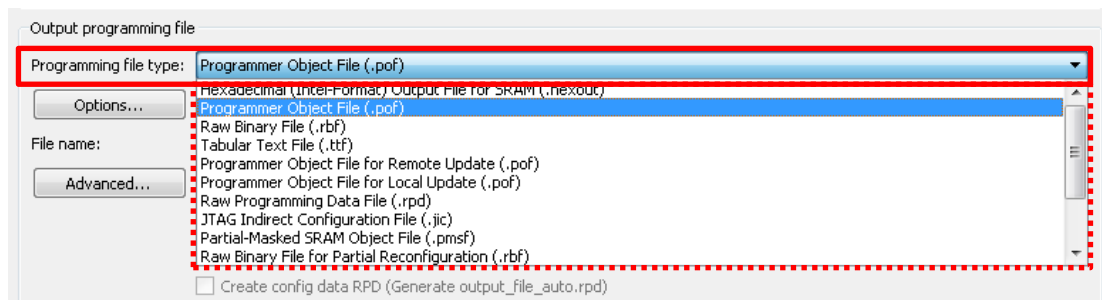
File メニュー ⇒ Convert Programming Files を選択します。



2-2. 出力ファイルの設定

Convert Programming Files ダイアログ・ボックスの中央 “Output programming file” 欄で設定します。

- ① “Programming file type” にて、生成したいプログラミング・ファイル形式を選択します。



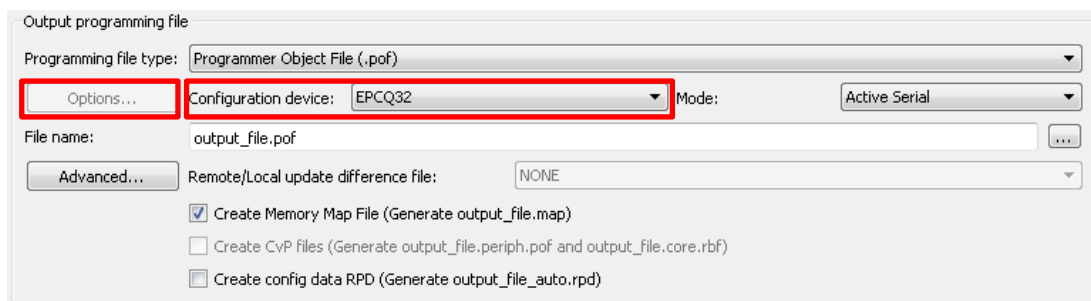
- Hexadecimal (Intel-Format) Output File for SRAM (.hexout)
 - 16 進 (Intel-Format) 出力ファイル FPGA 用。HEX ファイルは、Intel HEX フォーマットの ASCII ファイルです。
- Programmer Object File (.pof)
 - プログラミング・オブジェクト・ファイル。POF ファイルは、アルテラのプログラミング・ハードウェアでコンフィギュレーション・デバイスをプログラムするために使用されます。
- Raw Binary File (.rbf)
 - ロウ・バイナリ・ファイル。RBF ファイルは、コンフィギュレーション・データを含むバイナリ・ファイルで、バイト区切り (カンマや改行など) は含まれません。これは文字通り、コンフィギュレーション・データのバイナリ・ビットストリームを含むロウ・バイナリ・ファイルです。
- Tabular Text File (.ttf)
 - タブラ・テキスト・ファイル。TTF ファイルは、FPP や PPS、PPA、ビット・ワイド PS コンフィギュレーション手法用のコンフィギュレーション・データをカンマ区切りで提供する表形式 ASCII ファイルです。
- Programmer Object File for Remote Update (.pof)
 - プログラミング・オブジェクト・ファイル for Remote Update。Remote Update 用プログラミング・ファイルです。
- Programmer Object File for Local Update (.pof)
 - プログラミング・オブジェクト・ファイル for Local Update。Local Update 用プログラミング・ファイルです。
- Raw Programming Data File (.rpd)
 - ロウ・プログラミング・データ・ファイル。RPD ファイルは、コンフィギュレーション・データのバイナリ・ビットストリームを含むバイナリ・ファイルです。このファイルは、Quartus II ソフトウェア以外のエンベデッド環境にあるシリアル・コンフィギュレーション・デバイスに保存されます。RPD ファイルは、POF ファイルからのみ生成できます。
- JTAG Indirect Configuration File (.jic)
 - JTAG インダイレクト・コンフィギュレーション・ファイル。JIC ファイルは、JTAG から FPGA 内の Serial Flash Loader (SFL) を経由して EPCS / EPCQ コンフィギュレーション・デバイスへプログラムするためのファイルです。

※ JIC ファイルの詳細は、本資料を入手された販売代理店の技術情報サイトにて公開中の下記資料をご参照ください。

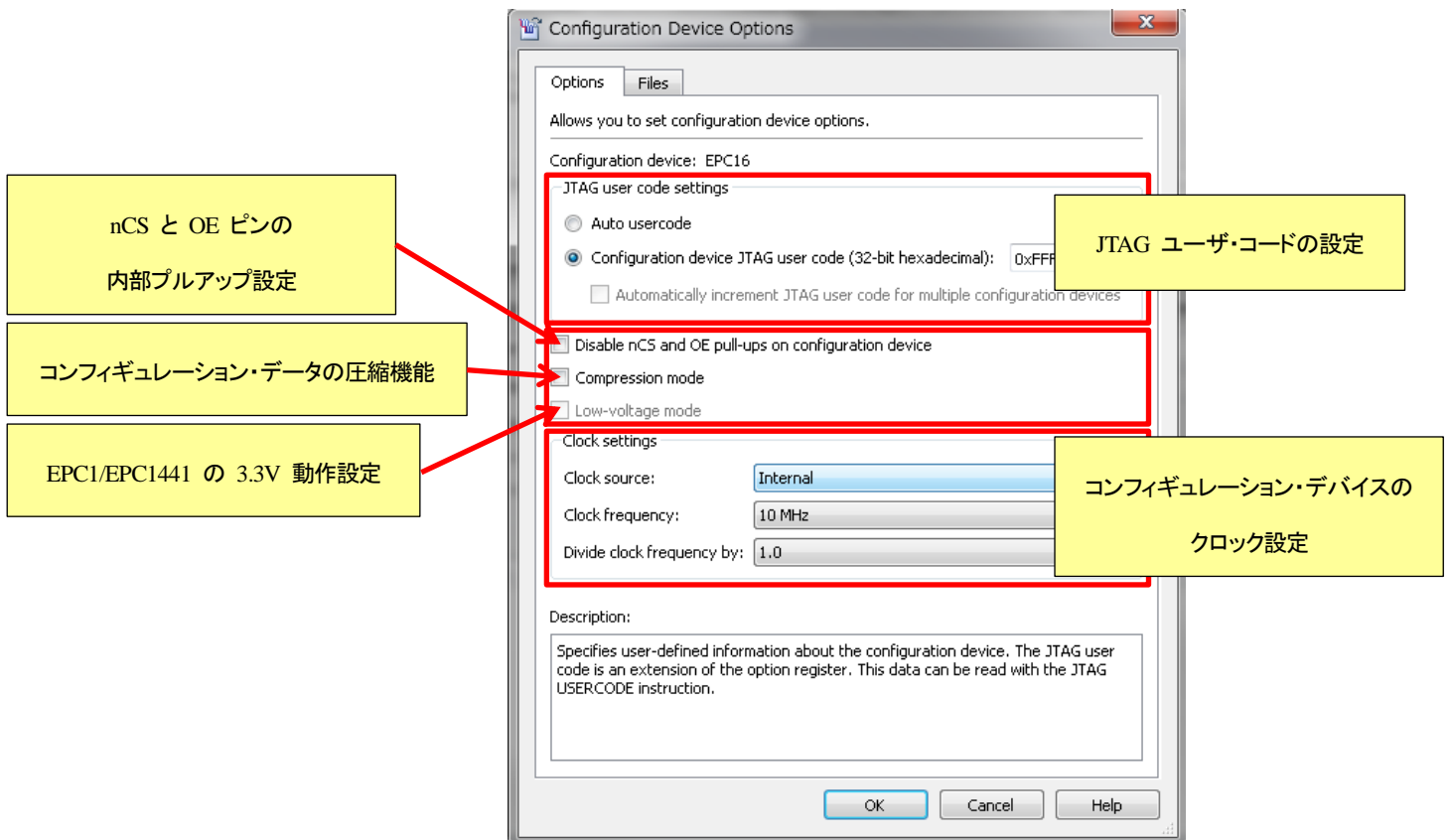
『Quartus II - JTAG Indirect Configuration ユーザ・ガイド』

- ・ Merged Mask Settings File (.msf)
 - パーシャル・リコンフィギュレーション領域に対するマスク設定ファイル。各パーシャル・リコンフィギュレーション領域に対して 1 つの MSF ファイルが必要です。
 - ・ Merged Partial-Masked SRAM Object File (.pmsf)
 - パーシャル・マスク SRAM オブジェクト・ファイル。MSF ファイルとパーシャル・リコンフィギュレーションの各リビジョン用 SOF ファイルを組み合わせて生成します。パーシャル・リコンフィギュレーション用ビット・ストリームのバイナリ・ファイル(RBF ファイル)を生成するために必要なファイルです。
 - ・ HPS IO File (.hiof)
 - Hard Processor System (HPS) 用のハンド・オフ・ファイルの 1 つで、Preloader を生成する時に使用します。
 - ・ Hexadecimal (Intel-Format) Output File for EPCE(4|8|16)/EPC(4|8|16) (.hexout)
 - 16 進(Intel-Format)出力ファイル EPCE4|8|16 / EPC4|8|16 用。HEX ファイルは、Intel HEX フォーマットの ASCII ファイルです。
- ※ 「Hexadecimal (Intel-Format) Output File for SRAM (.hexout)」または「Programmer Object File (.pof)」を選択した場合、Options ボタンがアクティブになります。必要に応じて設定してください。(次項目②を参照してください。)
- ※ 「Programmer Object File (.pof)」または「JTAG Indirect Configuration File (.jic)」以外を選択した場合は、③へ進んでください。
- ※ Configuration device において EPCS / EPCQ デバイスを選択した場合は、Options ボタンは非アクティブです。

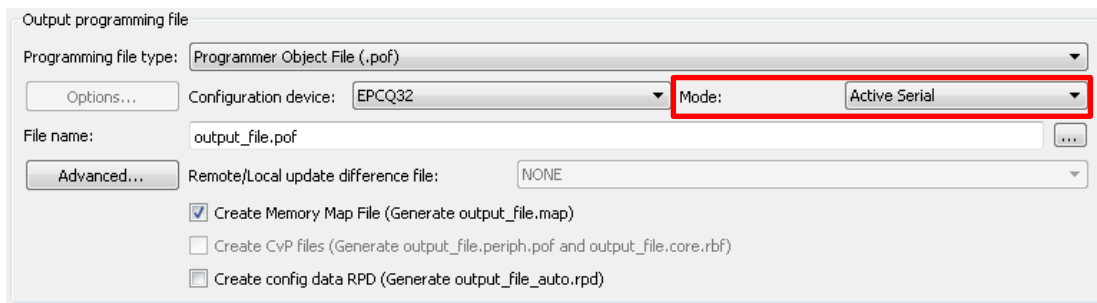
② “Configuration device” にて、コンフィギュレーション・デバイスを選択します。



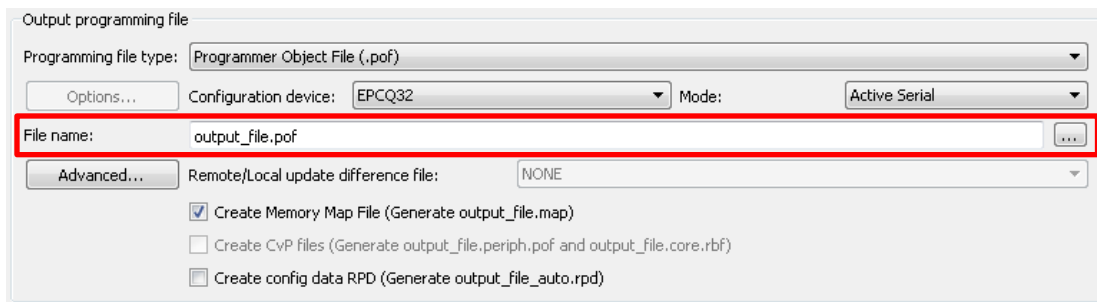
Options ボタンにおいて、各コンフィギュレーション・デバイスに応じたオプションを設定できます。(デバイスにより、設定できる内容が異なったり設定できなかったりします。)



③ “Mode” にて、コンフィギュレーションのモードを設定します。



④ “File name” にて、出力ファイルの保存先とファイル名を入力します。(デフォルト・ファイル名 : output.pof)。ファイル名のみ入力した場合は、プロジェクト・ディレクトリに生成されます。



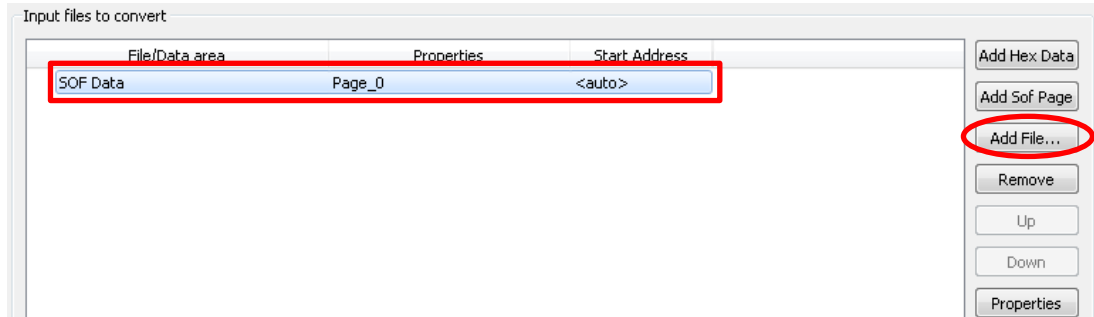
2-3. 変換ファイルの設定

Convert Programming Files ウィンドウの下部 “Input files to convert” 欄で設定します。

※ JIC ファイルの詳細は、本資料を入手された販売代理店の技術情報サイトにて公開中の下記資料をご参照ください。

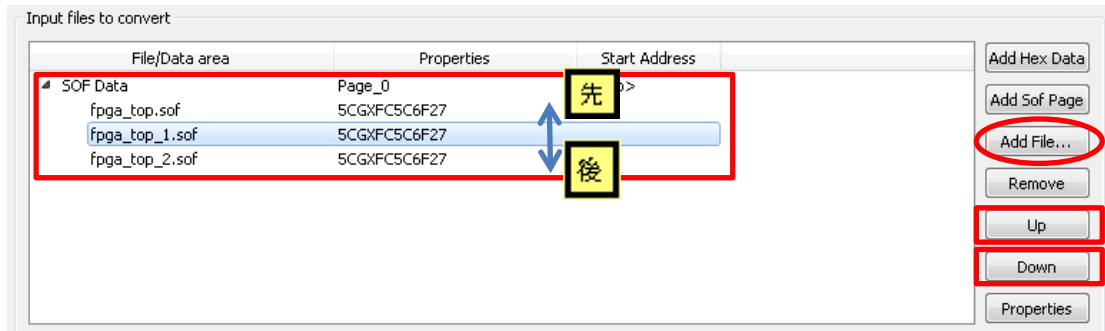
『Quartus II - JTAG Indirect Configuration ユーザ・ガイド』

- ① 変換する SOF ファイルを指定します。SOF Data 行を選択します。Add File ボタンをクリックして、SOF ファイルを選択します。



- ② 複数の SOF ファイルを結合する場合は、Add File ボタンを再度クリックしてファイルを追加します。追加後にファイル名を選択して、Up または Down ボタンにより、SOF ファイルの順番を入れ替えることができます。

※ ここで登録した SOF ファイルの順番は、コンフィギュレーションされる FPGA の順番と一致するようにしてください。上位のファイルが先に転送されます。



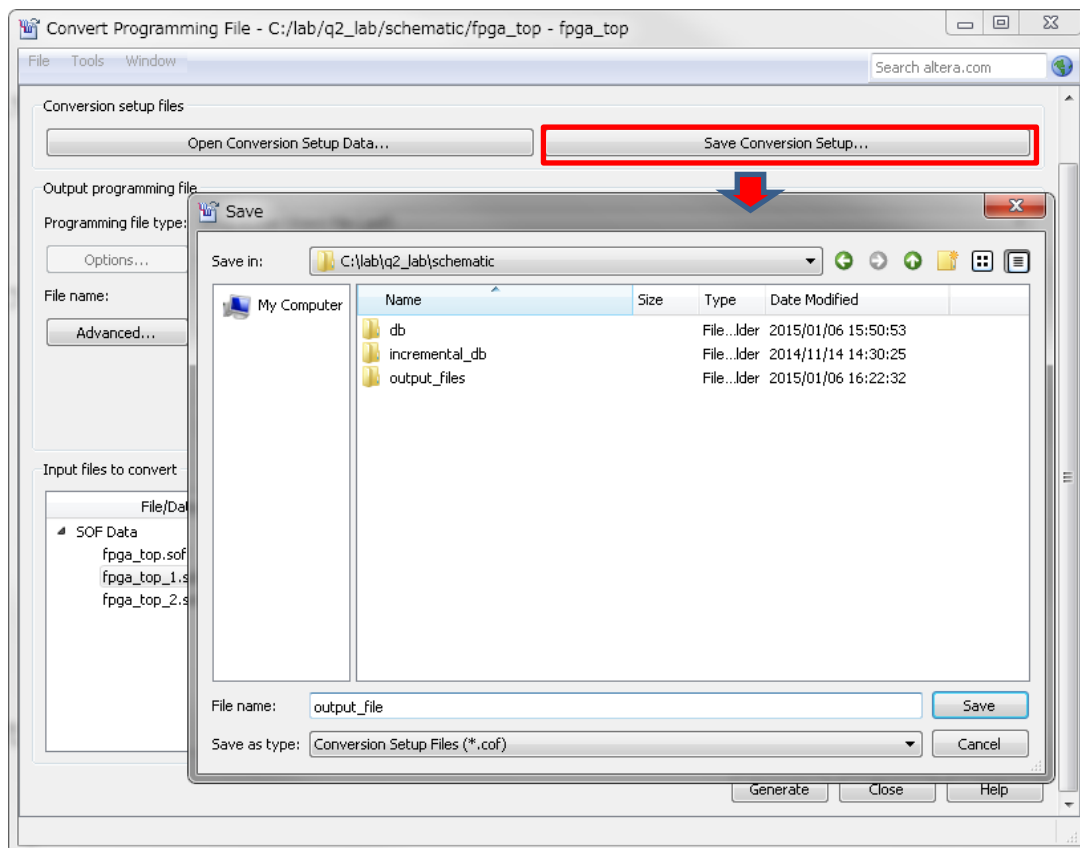
Enhanced コンフィギュレーション・デバイス (EPC4/8/16) の Page モードを使用する場合には、Add Sof Data ボタンよりページを追加できます。

- ③ SOF ファイルを圧縮する場合は、目的の SOF ファイルを選択して、Properties ボタンをクリックします。SOF File Properties ダイアログ・ボックス内の Compression オプションにチェックを入れ、OK ボタンをクリックします。
- ④ ウィンドウ右下にある Generate ボタンをクリックして、ファイルを生成します。
- ⑤ ファイルが生成されると、”Generated *.pof successfully” のメッセージが表示されます。指定した出力ファイルの保存先をご確認ください。

3. 設定の保存

Convert Programming Files において設定した内容を保存することができます。この機能により、再び同一内容でファイルを変換する際に、はじめから設定することなく環境を復元することができます。

- ① Convert Programming File の設定を行います。
- ② Save Conversion Setup ボタンをクリックします。Save ウィンドウで、保存するディレクトリとファイル名を設定します。
- ③ 保存ボタンをクリックします。



保存した設定ファイルを復元するときには、Open Conversion Setup Data ボタンより COF ファイルを選択してください。

改版履歴

Revision	年月	概要
1	2015 年 1 月	初版

免責およびご利用上の注意

弊社より資料を入手されましたお客様におかれましては、下記の使用上の注意を一読いただいた上でご使用ください。

1. 本資料は非売品です。許可無く転売することや無断複製することを禁じます。
2. 本資料は予告なく変更することがあります。
3. 本資料の作成には万全を期していますが、万一ご不明な点や誤り、記載漏れなどお気づきの点がありましたら、本資料を入手されました下記代理店までご一報いただければ幸いです。

株式会社アルティマ ホームページ: <http://www.altima.co.jp> 技術情報サイト EDISON: <https://www.altima.jp/members/index.cfm>

株式会社エルセナ ホームページ: <http://www.elsena.co.jp> 技術情報サイト ETS : <https://www.elsena.co.jp/elspear/members/index.cfm>

4. 本資料で取り扱っている回路、技術、プログラムに関して運用した結果の影響については、責任を負いかねますのであらかじめご了承ください。
5. 本資料は製品を利用する際の補助的な資料です。製品をご使用になる際は、各メーカー発行の英語版の資料もあわせてご利用ください。