



**MACNICA**

# Microsemi社のIP

技術統括部

V2.0

Libero SoC v12.3

2020年4月

Confidential

# IPの概要

---

# IPの種類

---

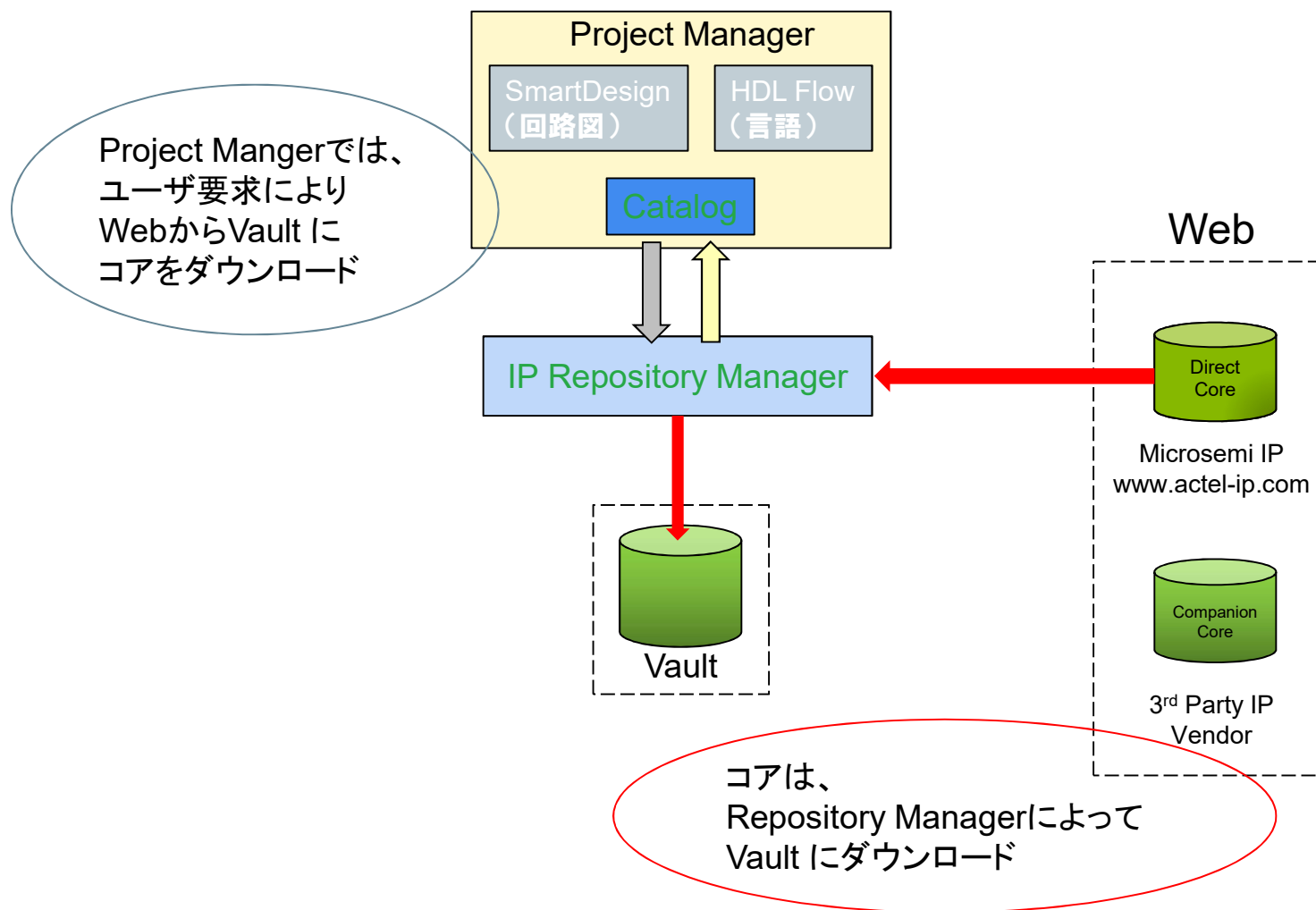


- DirectCore (ダイレクト・コア)
  - ほとんどのDirectCoreはLiberio 開発ツール内で無償で使用可能



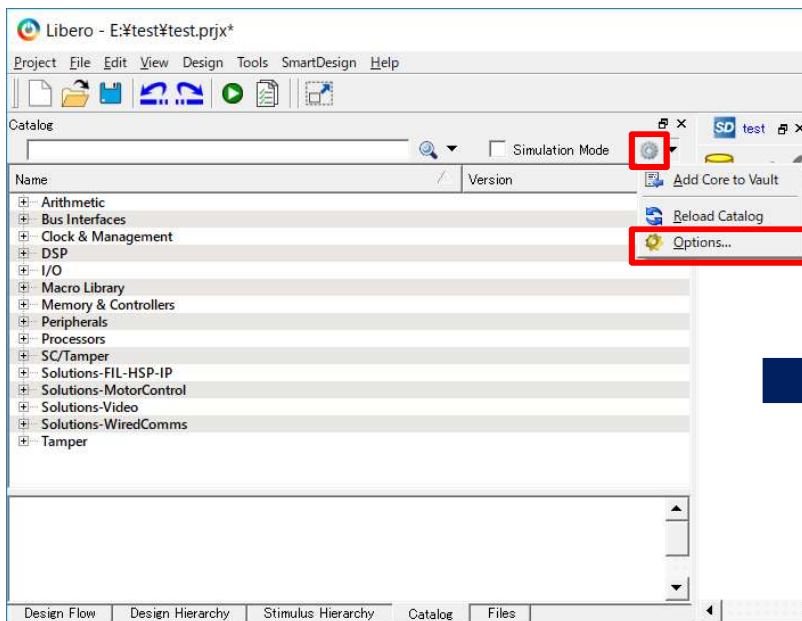
- CompanionCore (コンパニオン・コア)
  - CompanionCoreはパートナーから購入可能で、Liberio 開発ルーツを使用しデザインに容易に統合可能

# IPの供給

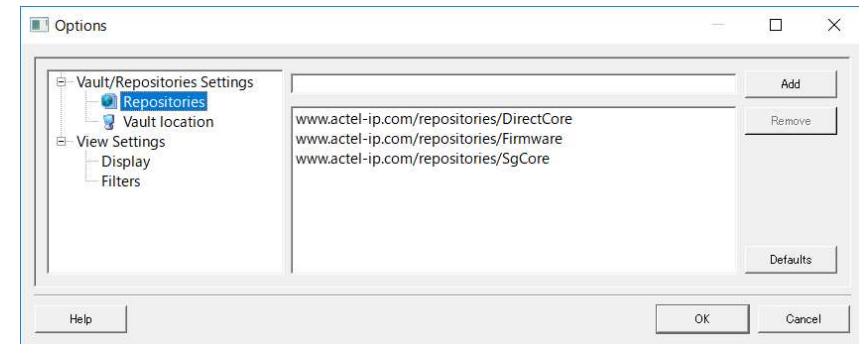


# Vault と Repositories の管理 (1)

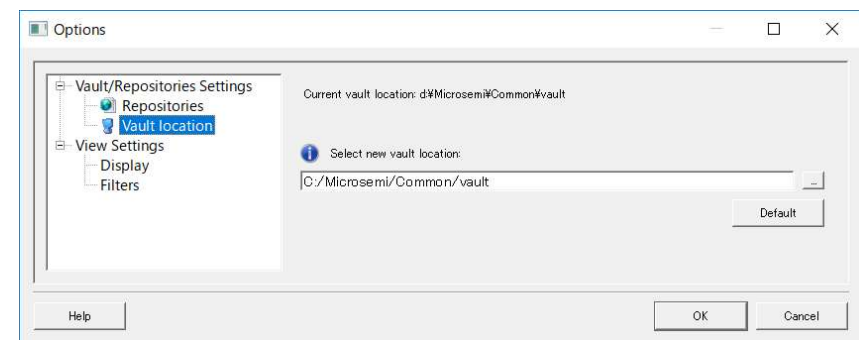
- Catalogからのアクセス: Options メニュー
- メニューからのアクセス: Project => Vault/Repositories Settings



## ■ Repositories

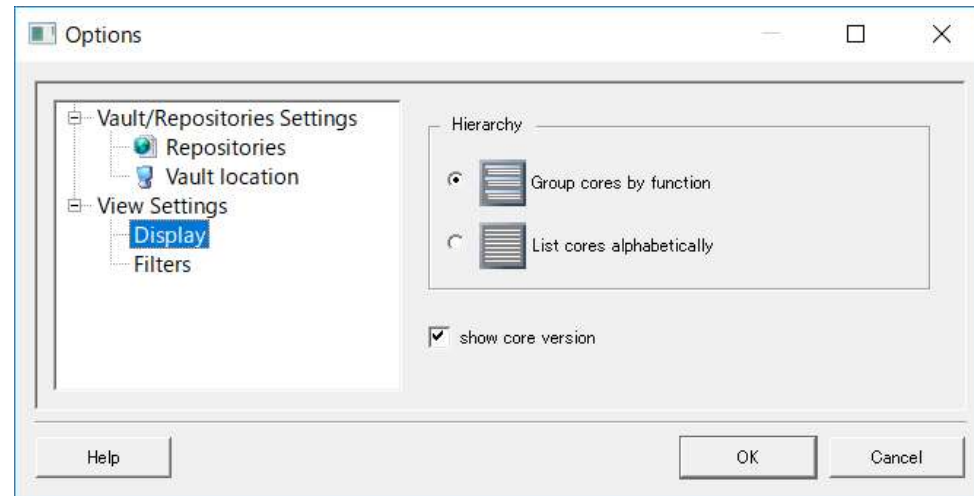


## ■ Vault の保存場所

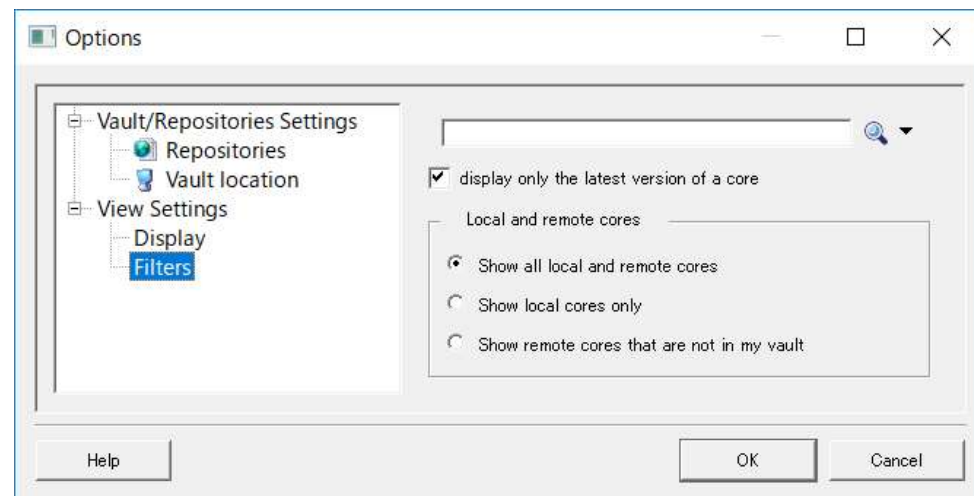


# Vault と Repositories の管理 (2)

## ■ Display オプション

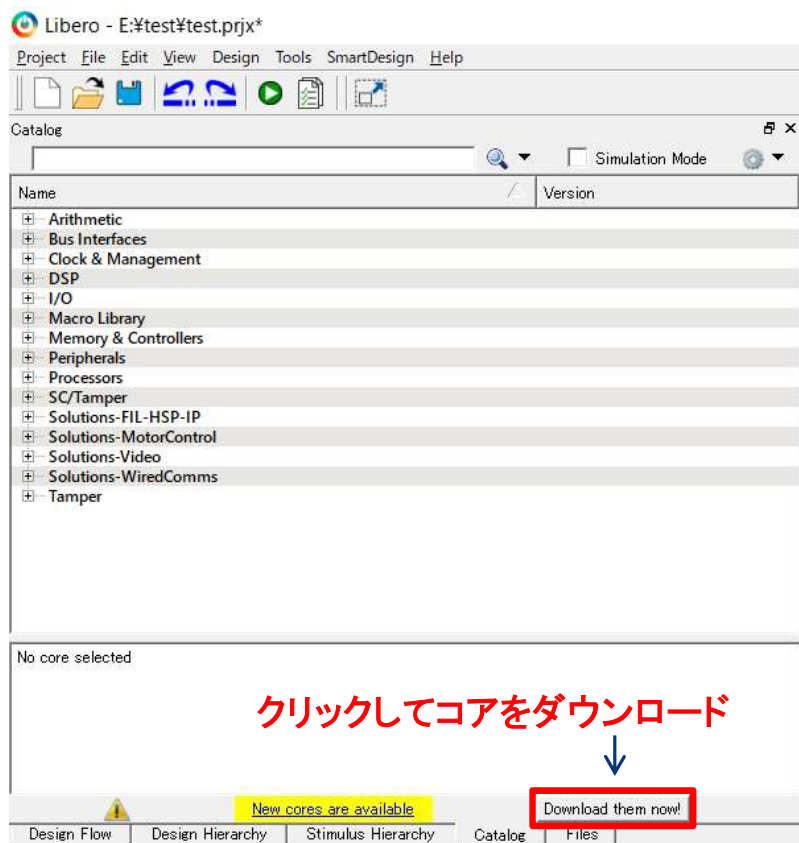


## ■ Filters オプション

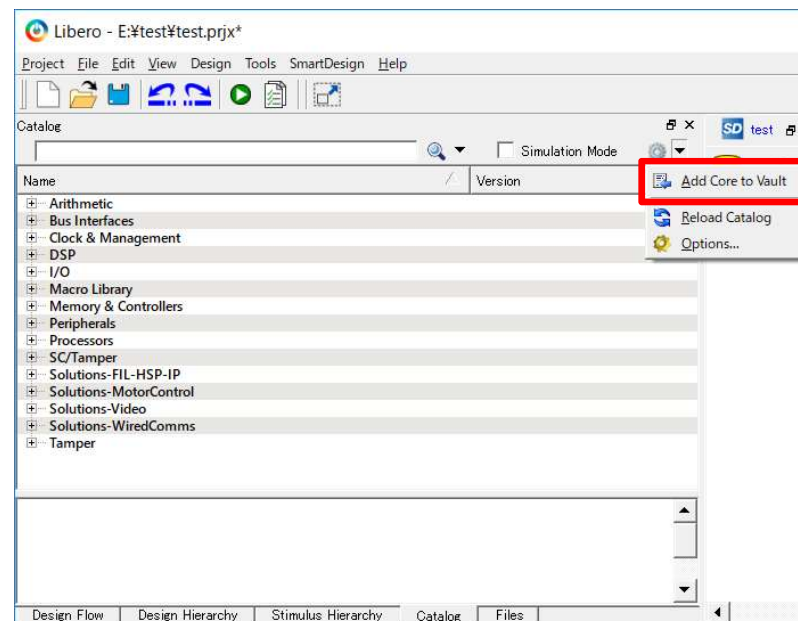


# Vaultにコアを追加

## ■ Repositoriesからコアを追加



## ■ .cpzファイルをインポート



# IP catalog: 字体、カギと色の種類

CoreI2C	7.1.102
<i>CorePWM</i>	<i>4.3.101</i>
 Core1553BRM	4.1.108 (*)
<del>CoreXX</del>	1.1.100

## ■ プレーン・テキスト

- Vaultに格納済みで使用可能

## ■ 斜体

- コアをダウンロード可能だが、Vaultに含まれていない

## ■ \*(アスタリスク)付き


- より新しいバージョンのコア(VLN)がダウンロード可能

## ■ 横線

- 現在のLibero SoCバージョンに対し、コアが有効でない



# IP catalog: 字体、カギと色の種類

 Core10100	5.1.105
 Core1553BRT	4.2.101
 Core429	3.12.105

## ■ 緑色のキー

- Full Licensed ; 全てのデザイン・フローをサポート

## ■ 黄色のキー

- 機能限定またはEvaluation Licenseのみでサポート

## ■ 赤い円付き黄色のキー

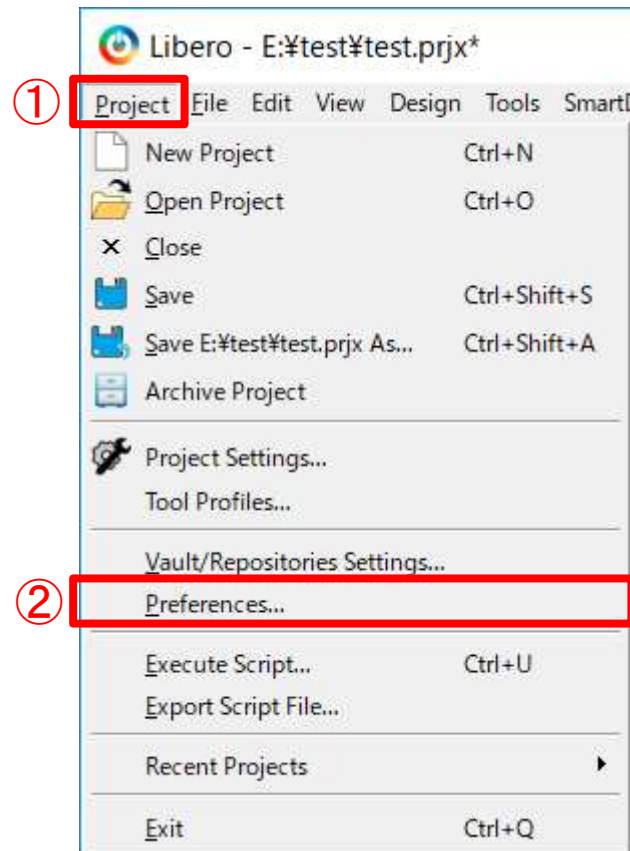
- Licenseで保護 ; 保有Licenseでこのコアは使用不可

# Proxy 設定

---

# Proxy 設定

- Proxy設定
- ネットワーク環境により設定が必要
  - ① 「Project」メニューを選択
  - ② プルダウン・メニューより「Preferences...」を選択



# Proxy 設定

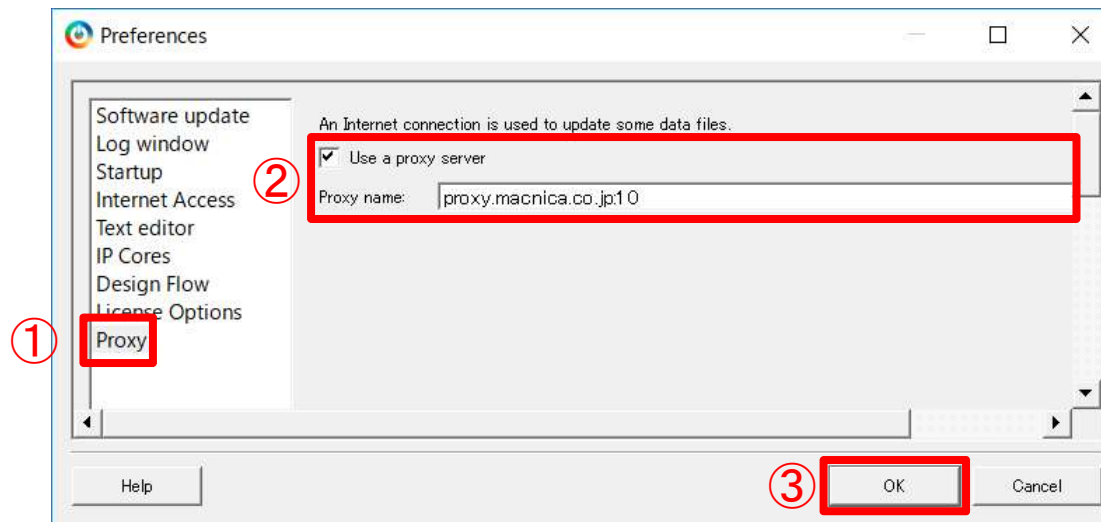
## ■ Proxy設定

① 「Proxy」 を選択

② 「Use a proxy server」 をチェック、「Proxy name : 」にProxy名を記述

注) Proxy名等の詳細は御社のシステム管理者へお問い合わせ下さい。

③ 「OK」 を選択




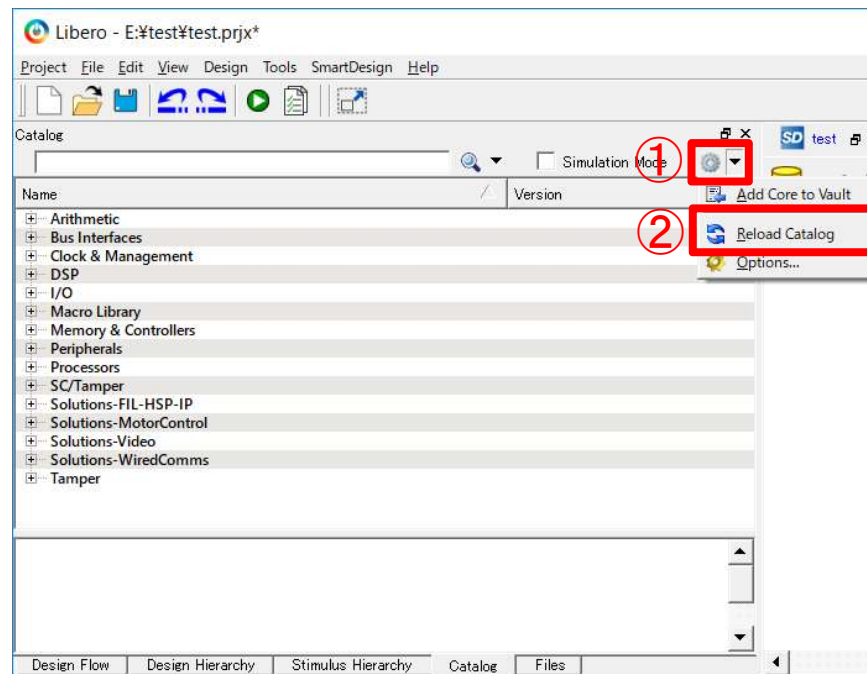
# IP Catalog のUpdate

---

# IP catalogのupdate

## ■ Reload catalog

- ① 「」を選択
- ②プルダウン・メニューより「Reload Catalog」を選択

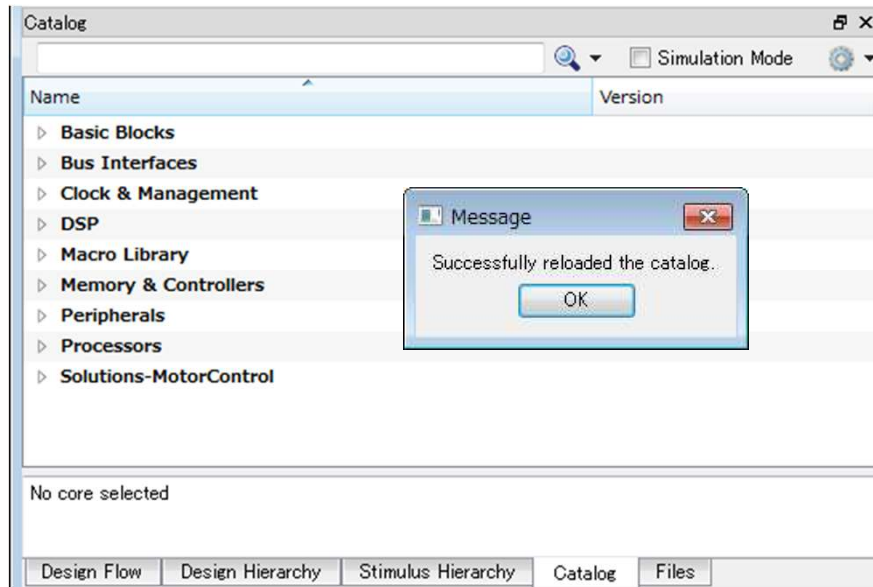


# IP catalogのupdate

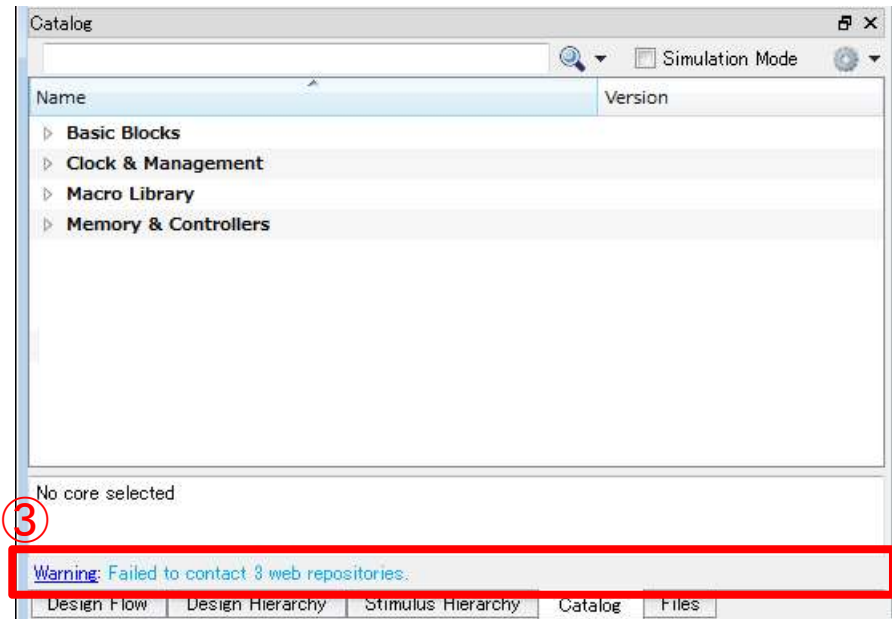
## ■ 完了の確認

- ①正常終了時 (5種類以上のIP群を表示)
- ②異常終了時 (4種類のIP群を表示)
- ③メッセージを確認 (例 : 「Warning: Failed to ...」)

①



②



③

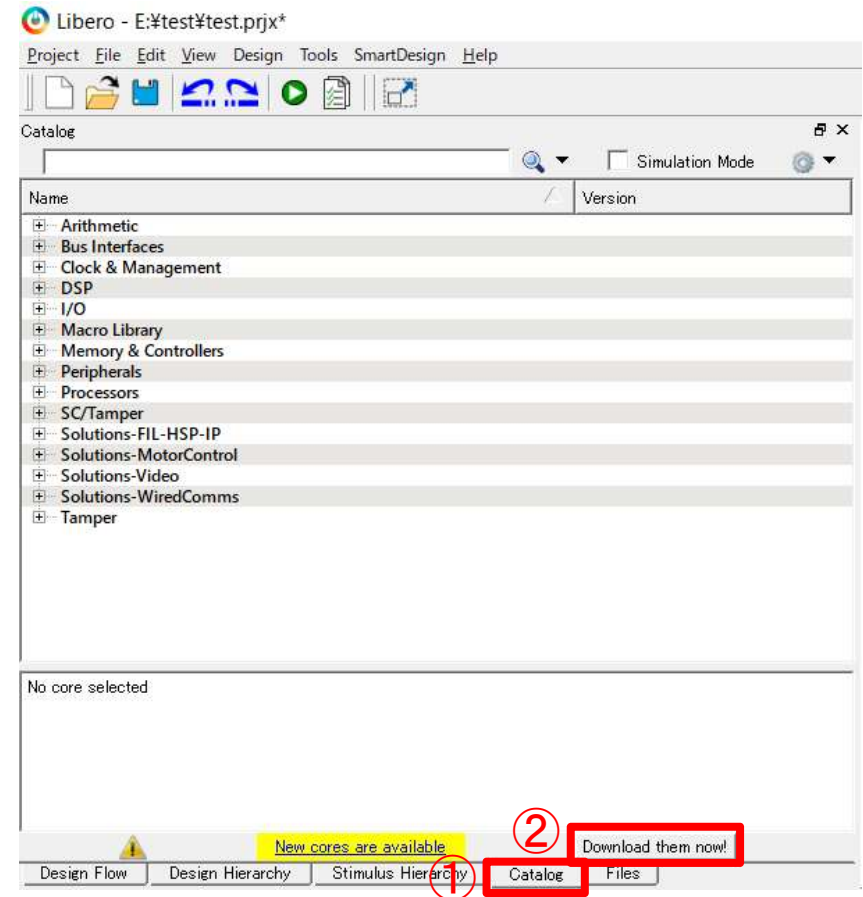
# IP download

---




# IP download

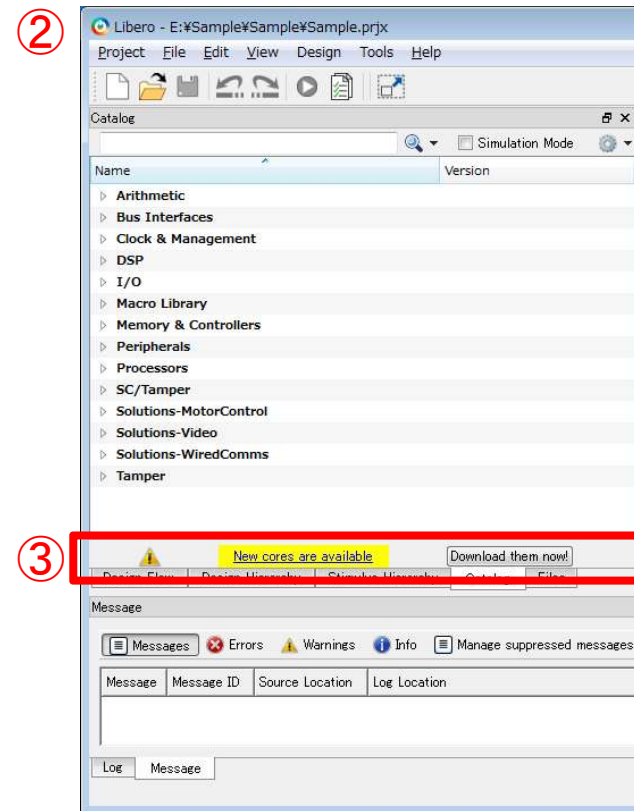
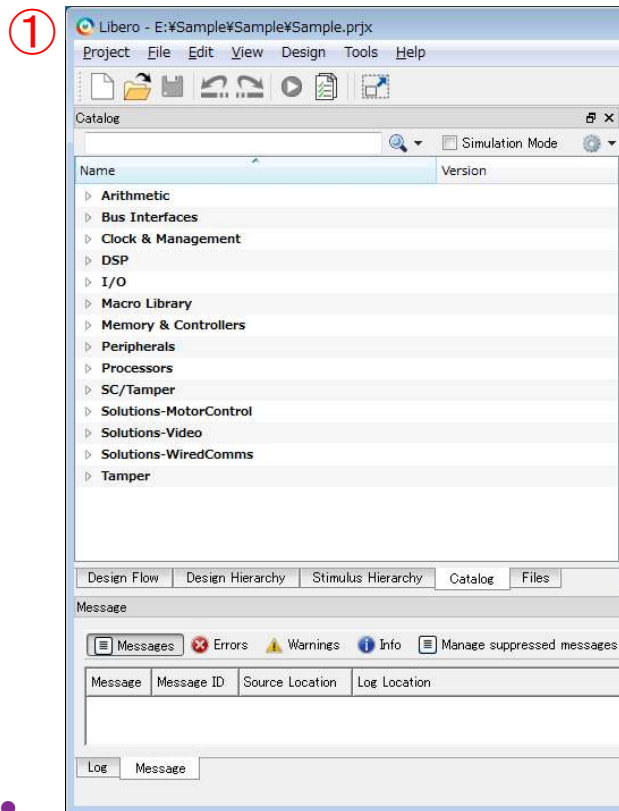
- IP download
  - ① 「Catalog」 を選択
  - ② 「Download them now!」 を選択



# IP download

## ■ 完了の確認

- ①正常終了時 (Warningなし)
- ②異常終了時 (Warning「」表示あり)
- ③メッセージを確認 (例：「 New cores are available」)



# 履歴

## ■ 改版

リビジョン	日付	概要
V1.0	2018年12月	新規作成
V2.0	2020年4月	Libero SoC V12.3 に対応

弊社より資料を入手されたお客様におかれましては、下記の使用上の注意を一読いただいた上でご使用ください。

1. 本資料は非売品です。許可なく転売することや無断複製することを禁じます。
2. 本資料は予告なく変更することがあります。
3. 本資料の作成には万全を期していますが、万一ご不明な点や誤り、記載漏れなどお気づきの点がありましたら、弊社までご一報いただければ幸いです。
4. 本資料で取り扱っている回路、技術、プログラムに関して運用した結果の影響については、責任を負いかねますのであらかじめご了承ください。
5. 本資料は製品を利用する際の補助的な資料です。製品をご使用になる場合は、英語版の資料もあわせてご利用ください。