



MACNICA

SmartDebug Standalone Mode V2.0

技術統括部

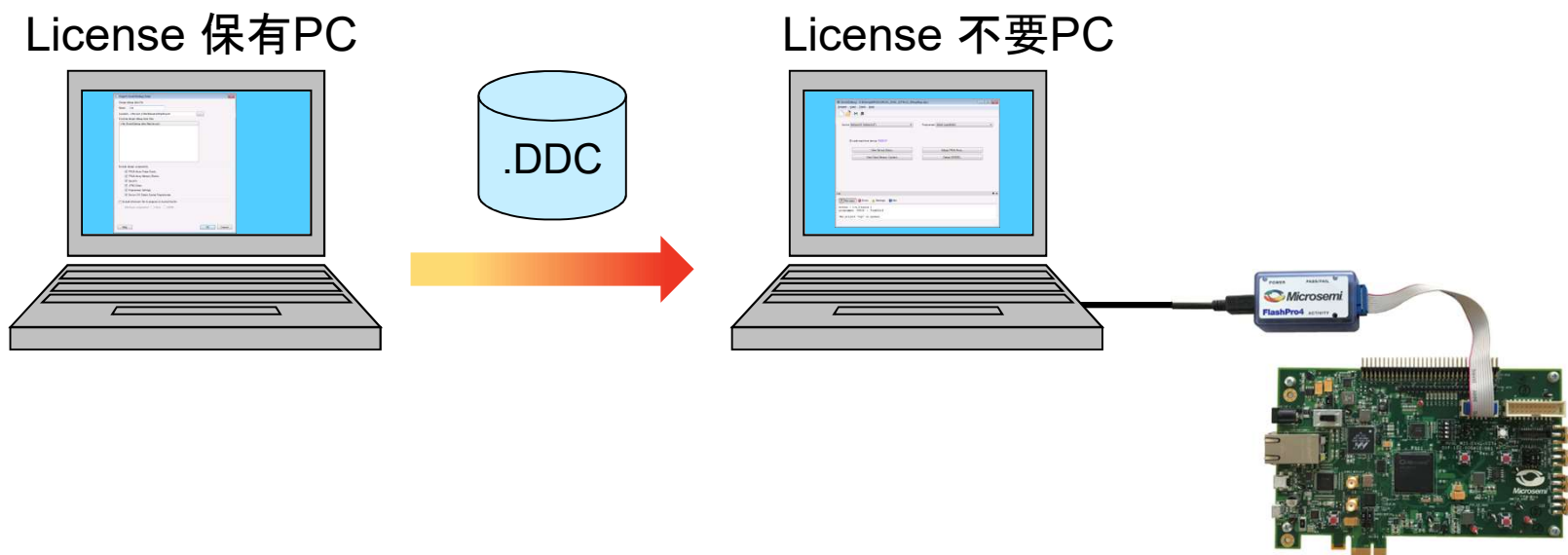
Libero SoC v12.3

2020年4月

Confidential

概要

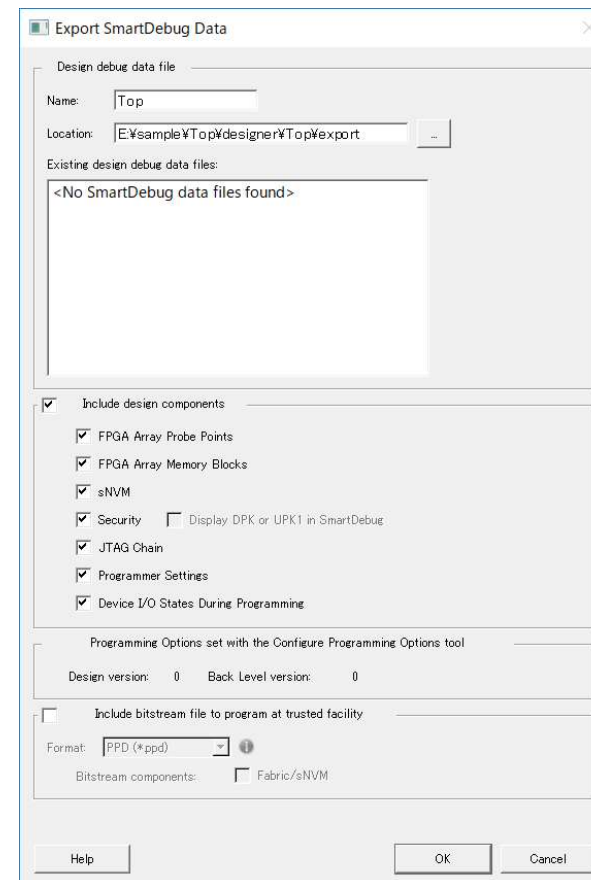
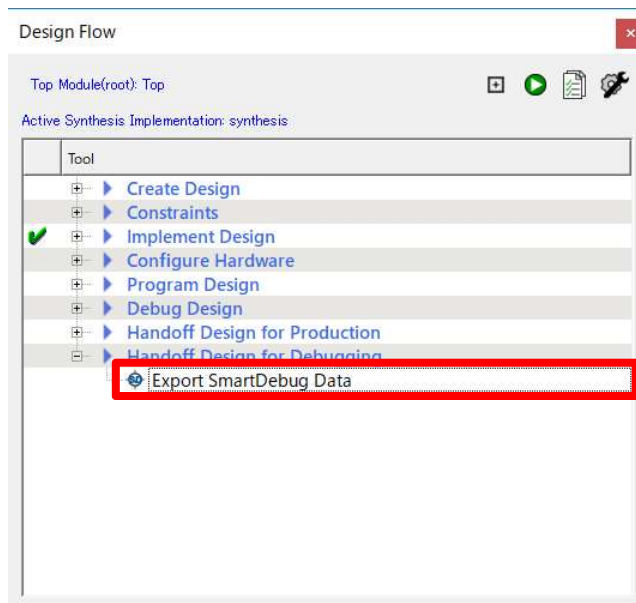
- SmartDebug Standalone Mode
 - SmartDebugを単体起動で使用可能
 - License不要(Silver、Gold、Platinum Licenseいずれも不要)
 - Libero SoCのインストール不要
 - .ddcファイルのみで動作可能(プロジェクト・ファイル不要)
 - DDCファイル(Export SmartDebug Data) 生成時のみLicense必要



License保有PC Flow

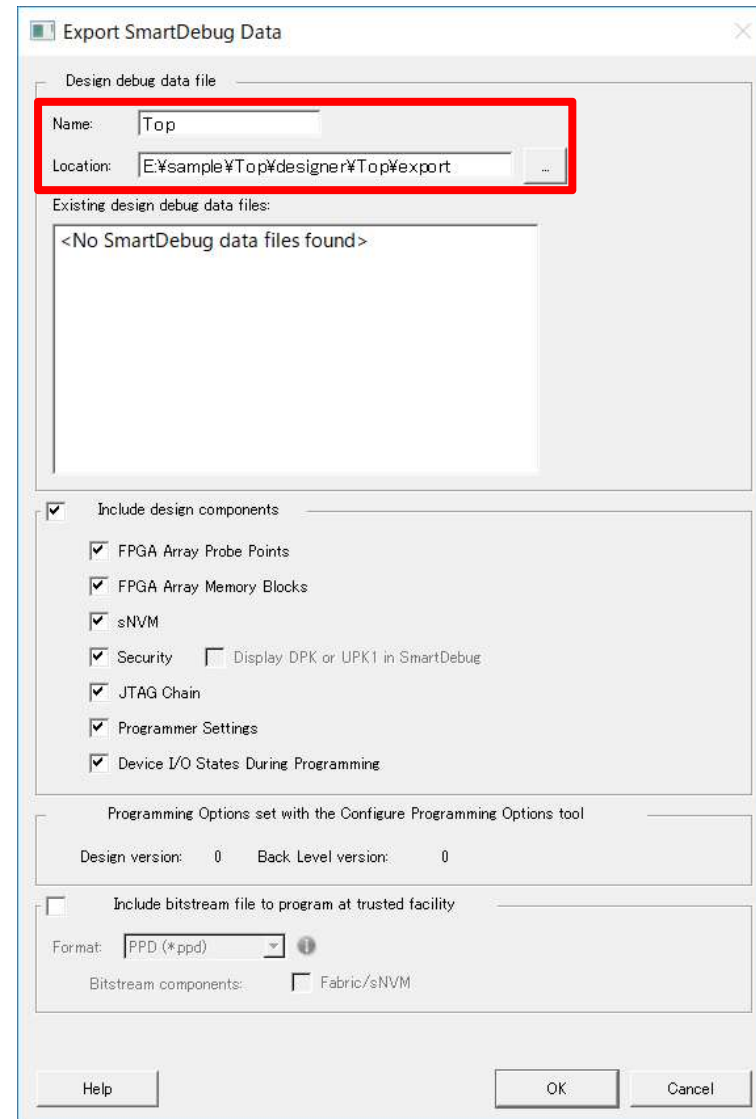
SmartDebug Standalone Mode

- Libero SoC での作業(License必要)
 - DDC ファイルの生成 (Export SmartDebug Data)
 - “Design Flow” => “Export SmartDebug Data”



SmartDebug Standalone Mode

- Libero SoC での作業
 - Name: ファイル名(任意)
 - Location: 保存場所(任意)
 - 各種設定確認後“OK”を選択
 - Locationで指定したフォルダに .ddcファイルが生成される



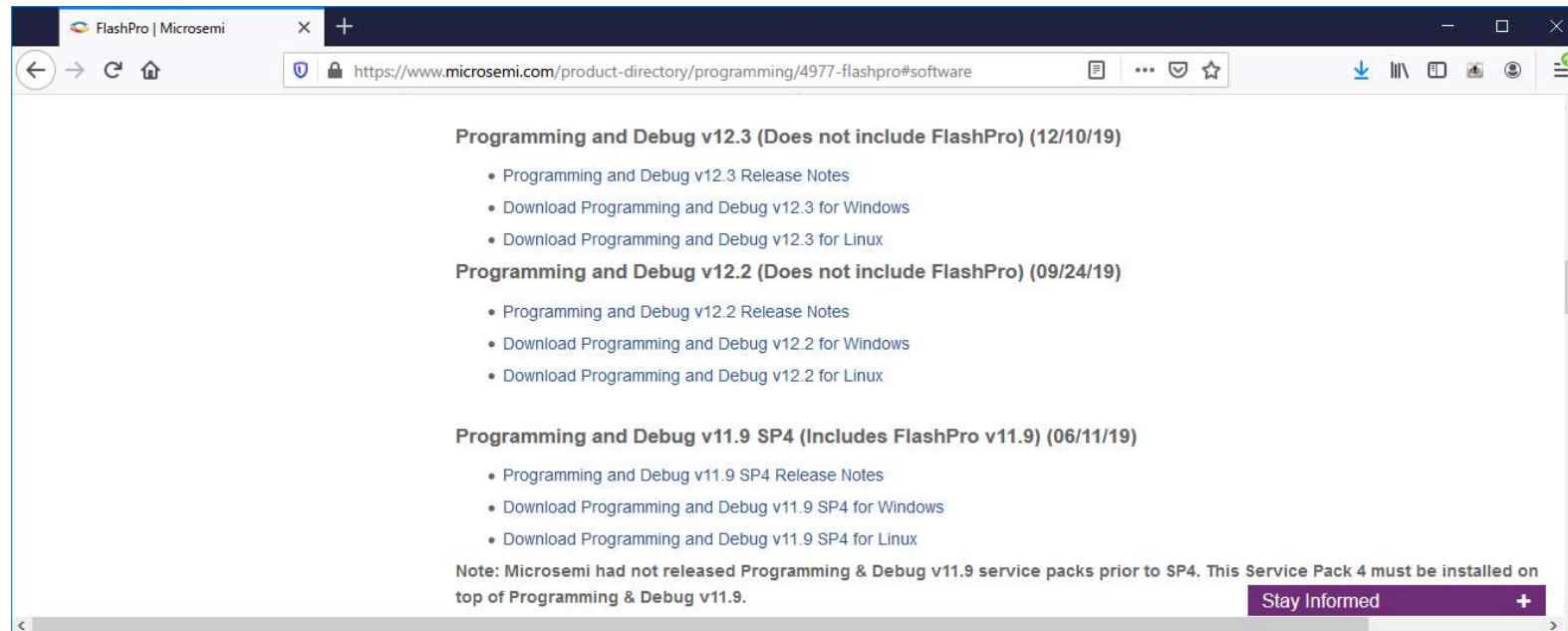
License不要PC Flow

SmartDebug Standalone Mode

- SmartDebug Standalone Mode
- ツールは2種類
 - 1、個別インストールした「SmartDebug」
 - 2、Liberio SoC インストール・フォルダ内のProgram Debugに格納されている「SmartDebug」

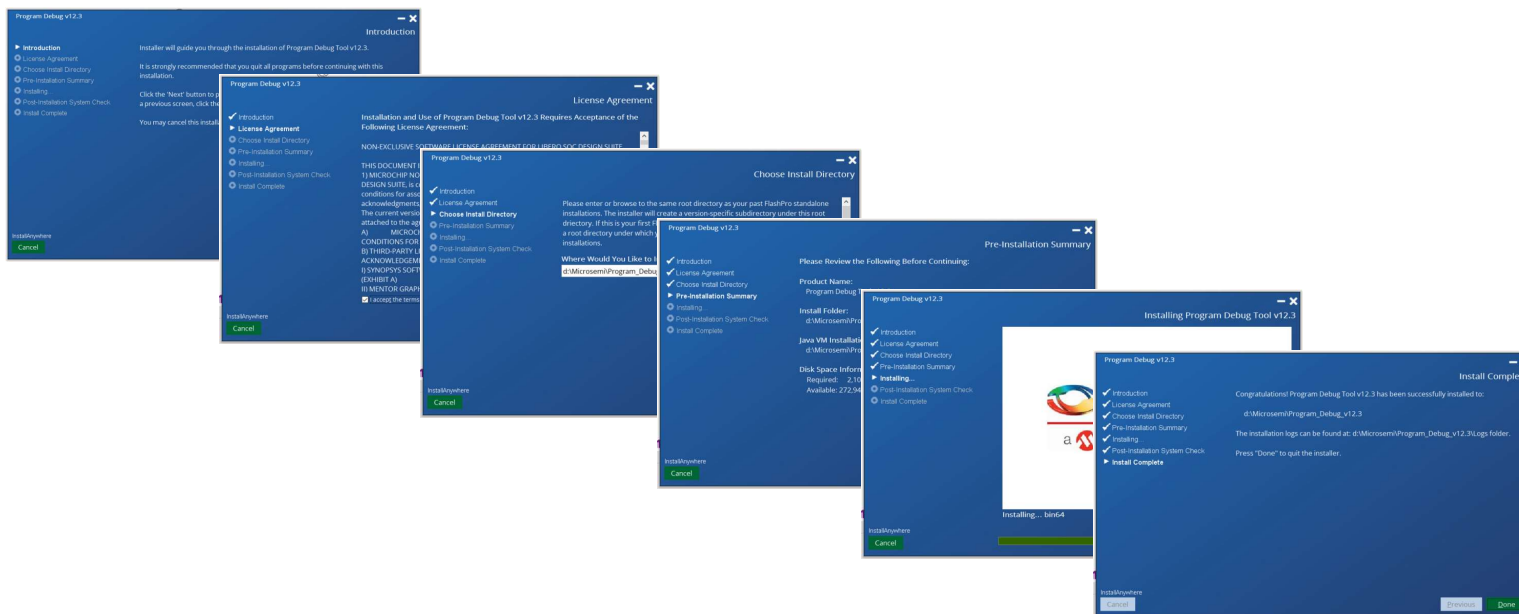
SmartDebug Standalone Mode

- 個別インストール
- 下記URLより「Programming and Debug v12.3」を確認
 - <https://www.microsemi.com/product-directory/programming/4977-flashpro#software>
 - 最適なツールのバージョンとOSを選択しダウンロード
- 詳細は「Release Notes」で確認



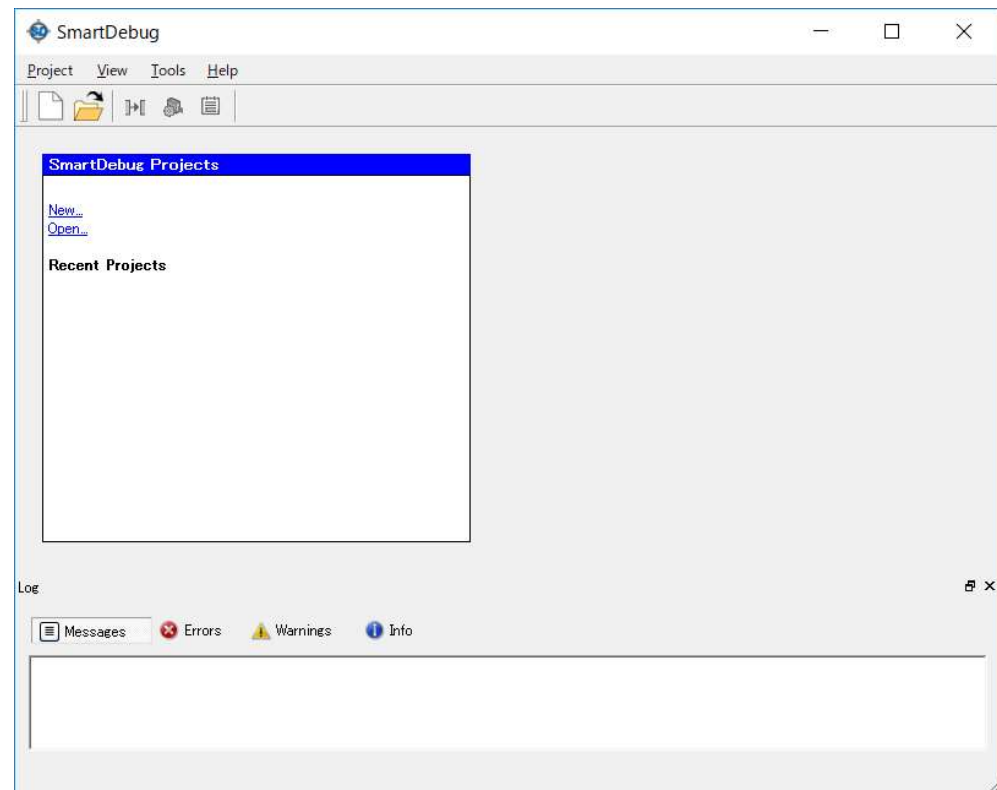
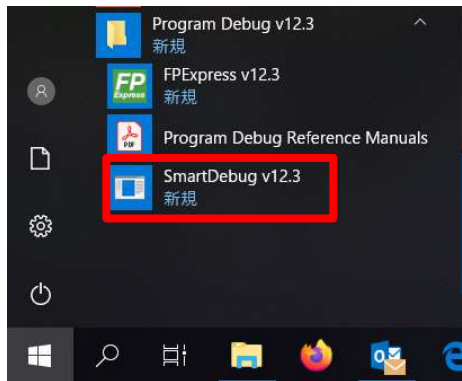
SmartDebug Standalone Mode

- 個別インストール
 - ダウンロードしたプログラムをダブルクリック
 - 例：Program_Debug_v12.3_win.exe
 - 表示されたWizardに従いインストールを実行



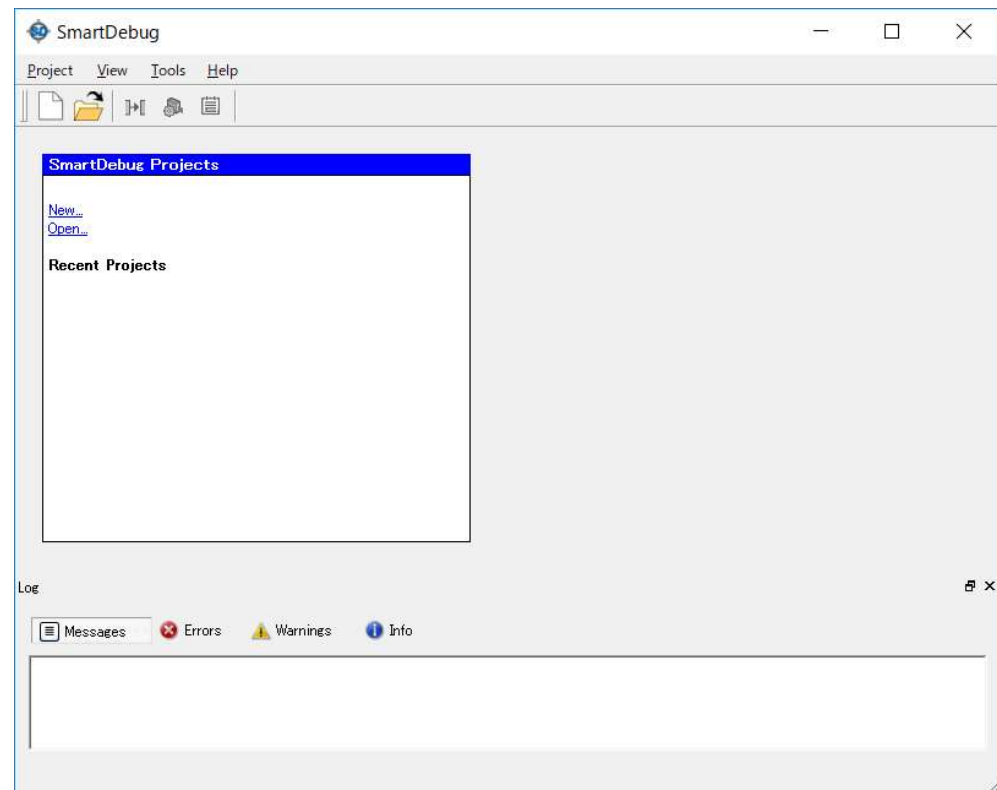
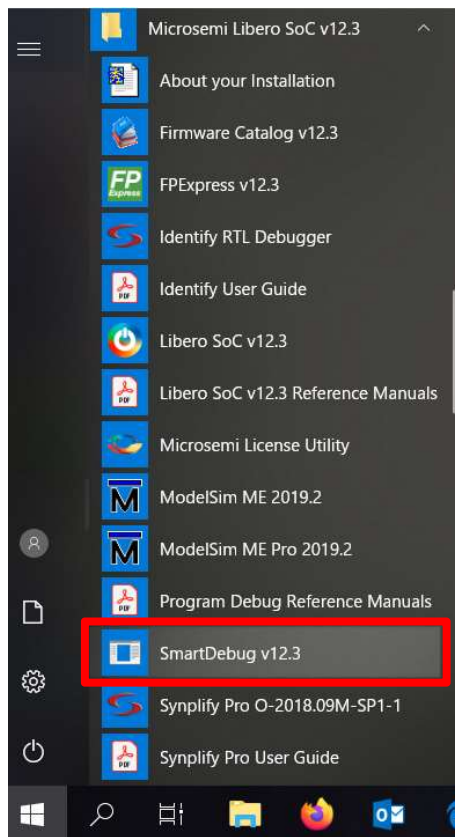
SmartDebug Standalone Mode

- 個別インストール・フォルダ内のSmartDebug
 - Program Debug v12.3 => SmartDebug v12.3 より起動




SmartDebug Standalone Mode

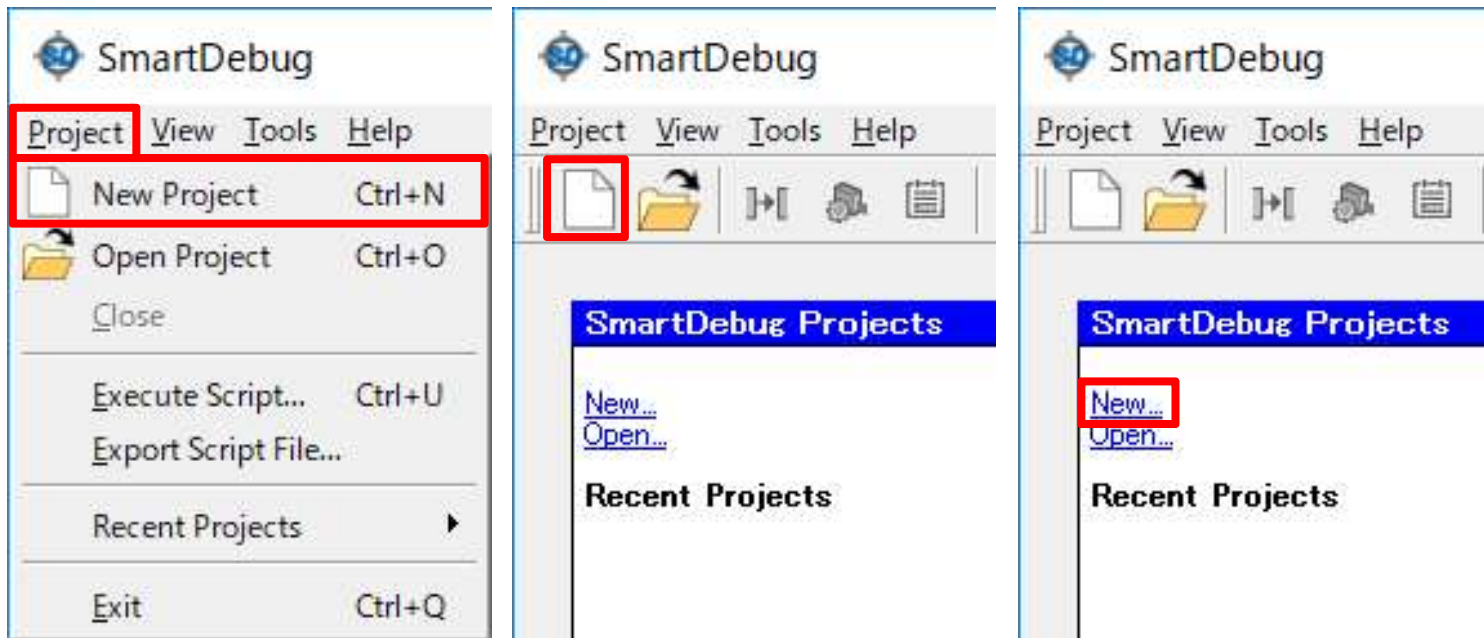
- Libero SoCインストール・フォルダ内のSmartDebug
 - “Microsemi Libero SoC v12.3” => “SmartDebug v12.3” より起動



SmartDebug Standalone Mode

■ Projectの新規作成

- “Project” => “New Project” or “”アイコン or “New...”
- 何れか一つを選択



SmartDebug Standalone Mode

- Create SmartDebug Project
 - “Name“にプロジェクト名(任意)を入力
 - “Location”に作業フォルダ(任意)を入力
 - “Import DDC File”で.ddcファイルを選択
 - “OK”を選択

Create SmartDebug Project

Name: top

Location: E:/sample/Top

Construct JTAG chain for the project

Connected programmers: simulation Refresh

Import DDC File: E:/sample/Top/designer/Top/export/Top.ddc


Design debug data will be imported with JTAG chain

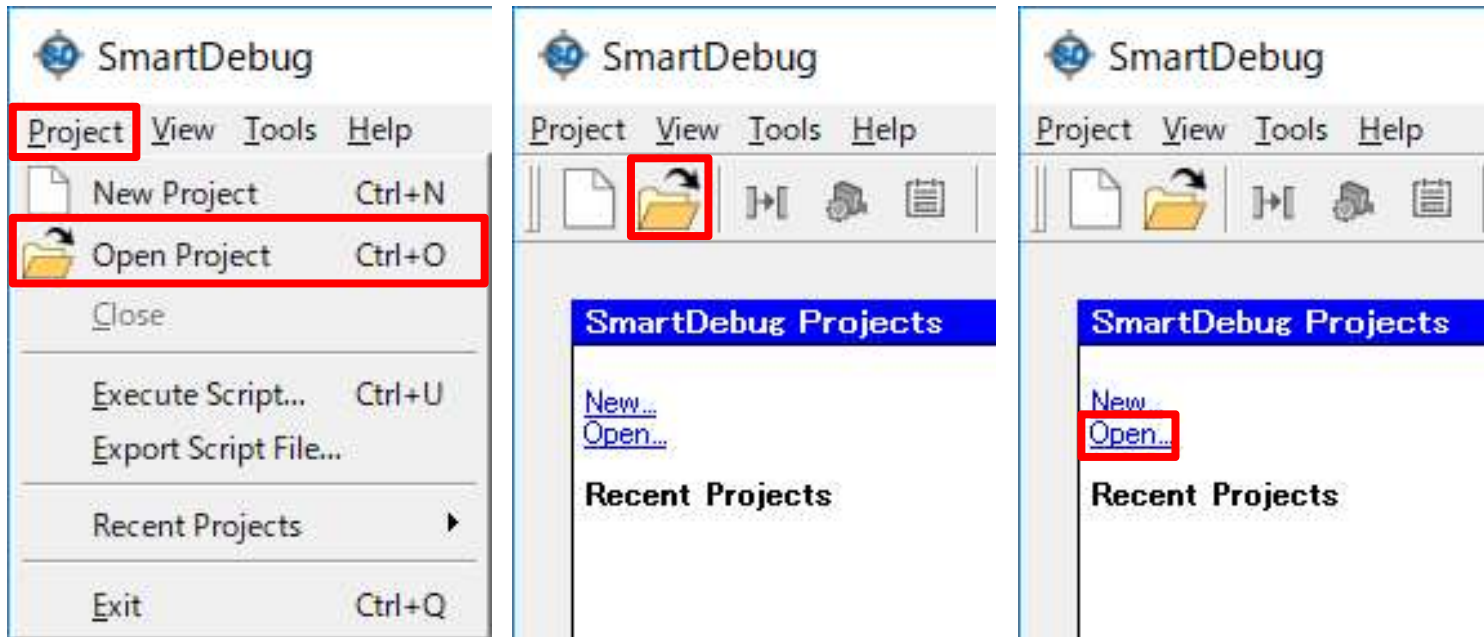
Construct Automatically

Help OK Cancel

SmartDebug Standalone Mode

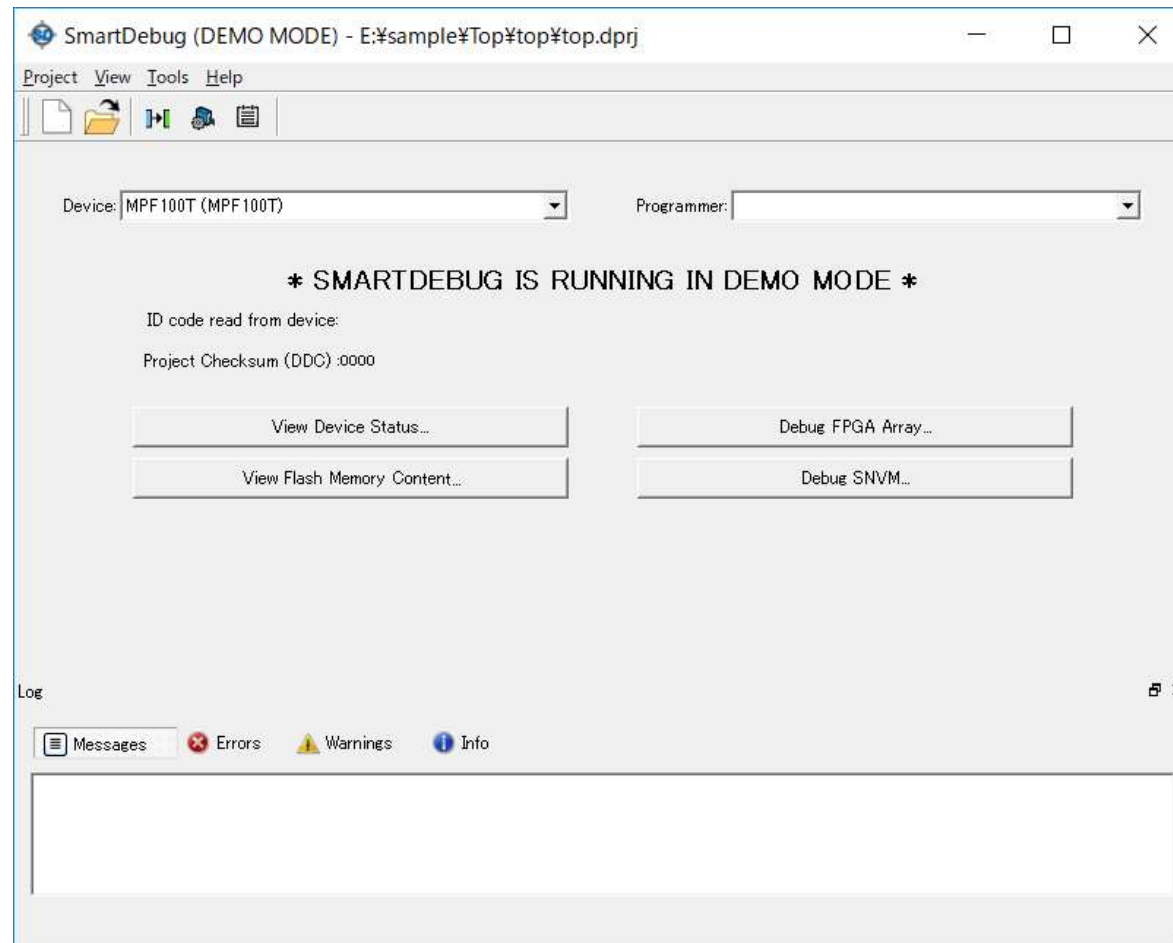
■ 既存Projectのオープン

- “Project” => “Open Project” or “”アイコン or “Open...”
- 何れか一つを選択
- * * * .dprj (プロジェクト・ファイル)を選択



SmartDebug Standalone Mode

- SmartDebug Standalone Modeの起動



履歴

■ 改版

リビジョン	日付	概要
V1.0	2018年12月	新規作成
V2.0	2020年4月	Libero SoC V12.3 に対応

弊社より資料を入手されたお客様におかれましては、下記の使用上の注意を一読いただいた上でご使用ください。

1. 本資料は非売品です。許可なく転売することや無断複製することを禁じます。
2. 本資料は予告なく変更することがあります。
3. 本資料の作成には万全を期していますが、万一ご不明な点や誤り、記載漏れなどお気づきの点がございましたら、弊社までご一報いただければ幸いです。
4. 本資料で取り扱っている回路、技術、プログラムに関して運用した結果の影響については、責任を負いかねますのであらかじめご了承ください。
5. 本資料は製品を利用する際の補助的な資料です。製品をご使用になる場合は、英語版の資料もあわせてご利用ください。