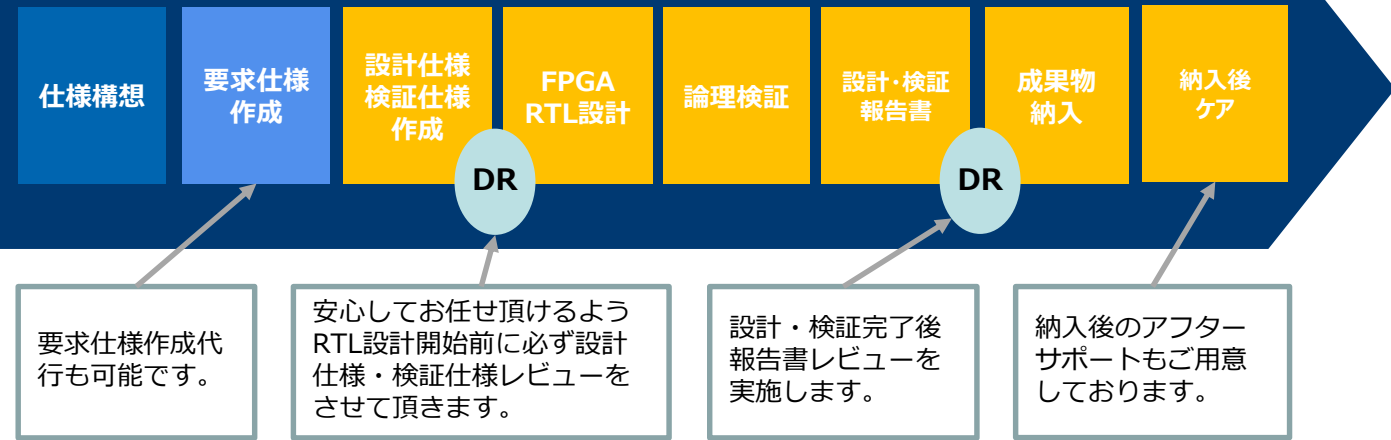


◆ Lattice社FPGA受託設計/IP/基板設計

弊社Lattice社専任FAEのサポートの元、Lattice開発経験豊富な開発会社様にて受託開発を行います。頂いた仕様からお見積り提案をさせて頂いた後に開発に進む流れとなります。FPGA開発経験が無いお客様でもお気軽にご相談下さい！

開発の際には契約書の締結、また開発中にも適宜ご納得頂けるデザインレビューを実施させて頂きます。成果物納入後のアフターサポートに関しましても是非ご相談下さい。

一般的な開発フロー



◆ 協力開発会社

Lattice社FPGAの開発を得意とする各種技術分野の開発会社と協力体制を取っております。どのような内容でもまずはご相談下さい。FPGA開発だけでなく基板開発も対応可能です。

◆ 受託開発事例

- LVDS to MIPI DSI
- MIPI CSI-2 to LVDS
- Sub-LVDS to MIPI CSI-2
- 画像処理 (Scaler, Color Space Converter, IP変換等)
- 独自ロジック
- ASIC EOLによる回路リプレイス



Lattice社FPGAは小型パッケージ、低消費電力、高速I/O特性を持っており、MIPI I/Fや高速LVDS I/Fのブリッジ、小型ASICの置き換えに最適です！

お困りの際は、まずご相談下さい！